PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2003-152682

(43)Date of publication of application: 23.05.2003

(51)Int.CL

H04J 13/04 H04B 7/005

(21)Application number: 2001-345446

(71)Applicant : TELEFON AB LM ERICSSON PUBL

(22)Date of filing: 09.11.2001

(72)Inventor: ARIYOSHI MASAYUKI KARLSSON JONAS

(54) INTERFERENCE REJECTION METHOD, INTERFERENCE REJECTION DEVICE AND RECEIVING DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To more exactly reduce multi-access interference by appropriately generating an interference replica signal corresponding to the state of a signal to be handled on each of stages. SOLUTION: In a multi-user receiver utilizing a multistage interference canceler, the respective stages for each of first to k-th users are provided with searchers 4 S1U1-4 S3Uk for detecting respective multi-paths and path information is acquired from the same input received signal as an input received signal supplied to IGU (interference replica generating units) 5 S1U1-5 S3Uk of respective stages. In the IGU 5 S1U1-5 S3Uk. on the basis of path information supplied from the searchers 4 S1U1-4 S3Uk, RAKE synthesizing receiving or replica signal generation is performed. On the first and second stages, the interference replica signals of respective users are generated and on the third stage. received information data are acquired from the received

signal, from which multi-access interference is rejected by these interference replica signals, by RAKE synthesizing receiving.

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出職公開番号 特開2003-152682

(P2003-152682A) (43)公開日 平成15年5月23日(2003.5.23)

(51) Int.CL7	識別記号	FI		テーマコート*(参考)		
H 0 4 J 13/04		H04B	7/005	5 K 0 2 2		
H 0 4 B 7/005		H04J	13/00	G 5K046		

寒を着求 未請求 請求項の数12 O.L. (全 27 両

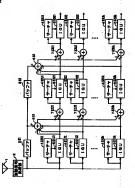
		審查請求	未請求	請求項の数12	OL	(全 27]	Į	
(21) 出願書号	特爾2001-345446(P2001-345446)	(71)出版人	398072470					
			テレフォンアクチーポラゲット エル エ					
(22)出廣日	平成13年11月9日(2001.11.9)	ム エリクソン (パブル)						
		0.4	スウェー	ーデン官 エス	-128	25 スト	,	
			クホル	ム(番地なし)				
		(72) 発明者	有吉 I	E行				
			東京都田	3展区五本木1	丁目28番	2号		
		(72) 発明者	ヨナス	カールソン				
				人根 政市会沢区	₩ ₩391:	200		
		(74)代與人						
					Ø\$ 1 #	(2		
		アター人(会		22 EE01 EE21 I		"		
				46 AAO5 EEO6 1		47		
			OLLO	TO MENO LEGO !	T-11			

(54) 【発明の名称】 干渉除去方法、干渉除去装置及び受信装置

(57)【要約】

【課題】 各ステージで取り扱う信号の状態に応じて適切に干渉レプリカ信号を生成し、より正確にマルチアクセス干渉を低減する。

【解決年段】 マルチステージア渉キャンセラを利用したマルチューザ受債機において、第1~第 kのユーザ券の告ステージにそれぞれマルチパスについてのパス検出をするサーチャイ87UI~483Ukを設け、各ステージの1 U(干渉レブリカ生成ユニット)551Ul~553Ukでは、サーチャ451 UI~483Ukが良機のよび大保備を取得する。1 GU 55UI ~533Ukでは、サーテャ451 U~483Ukが良機合れるパス情報を取得しまがいてレイクを成受種やレブリカ信号生成等が行われる。第1 及び第2 ステージでは、カーデックでは、それらの干渉レブリカ信号に対している。第3 ステージでは、それらの干渉レブリカ信号によりマルチアクセス干渉を除去した受債事券からレイク合成受債をよりマルチアクセス干渉を除去した受債事券からレイク合成受債により受債権により関係ともる。



【特許請求の範囲】

【請求項1】 複数の送信局からの信号が含まれる受信 信号を受け、各送信局からの信号に相当するレプリカ信 号をそれぞれ生成し、生成したレプリカ信号を用いて当 該各送信局以外の送信局からの信号による干渉の除去机 理を行う干渉除去方法であって、

当該各送信局からの信号が経由した伝送路のパスについ てのパス情報を前記除去処理が少なくとも一度なされた 信号から取得し、その取得したパス情報に基づいて前記 レプリカ信号をそれぞれ生成する干渉除去方法。

【請求項2】 請求項1記載の干渉除去方法において、 前記除去処理の開始時には、パス情報を前記受信信号か ら取得し、その取得したパス情報に基づいて前記レブリ カ信号をそれぞれ生成し、

前配開始時後の所定の時点以降で、パス情報を前記除去 処理が少なくとも一度なされた信号から取得し、その取 得したパス情報に基づいて前配レブリカ信号をそれぞれ 生成することを特徴とする干渉除去方法。

【請求項3】 複数の送信局からの信号が含まれる受信 信号を受け、複数のステージにおいて、各送信局からの 20 信号が経由した伝送路のパスについてのパス情報に基づ いて当該各送信局からの信号に相当するレブリカ信号を それぞれ生成し、生成したレプリカ信号を用いて当該各 送信局以外の送信局からの信号による干渉の除去処理を 順次行う干渉除去方法であって、

第1番目のステージにおいては、パス情報を前記受債債 号から取得し、その取得したパス情報に基づいて前記レ プリカ信号をそれぞれ生成し、

第2番目以降のステージにおいては、パス情報を前のス テージで前記除去処理がなされた信号から取得し、その 30 取得したパス情報に基づいて前記レブリカ信号をそれぞ れ生成する。干渉除夫方法。

【請求項4】 複数の送信局からの信号が含まれる受信 信号を受け、複数のステージにおいて、各送信局からの 信号に相当するレブリカ信号をそれぞれ生成1.. 生成1. たレプリカ信号を用いて当該各送信局以外の送信局から の信号による干渉の除去処理を順次行う干渉除去装置で

前記複数のステージについてそれぞれ設けられ、前記受 信信号又は前のステージで前記除去処理がなされた信号 40 に基づき、当該各送信局からの信号が経由した伝送路の パスについてのパス情報をそれぞれ検出する検出手段

前記複数のステージにそれぞれ設けられ、同一ステージ について設けられた前記検出手段により検出されたパス 情報に基づいて前記レブリカ信号をそれぞれ生成する生 成手段とを備えた干渉除去装置。

【請求項5】 複数の送信局からの信号が含まれる受信 信号を受け、複数のステージにおいて、各送信局からの たレプリカ債長を用いて当該各送信局以外の送信局から の信号による干渉の除去処理を順次行う干渉除去装置で あって、

供給された信号に基づいて当該各送信局からの信号が経 由した伝送路のパスについてのパス情報を検出する検出 手段と、

前配複数のステージにそれぞれ殺けられ、前配給出手段 により検出されたパス情報に基づいて前紀レブリカ信号 をそれぞれ生成する生成手段と、

前記検出手段に対し、前記受信信号又はいずれかのステ **ージで前記除去処理がなされた信号を選択して供給する** 選択手段とを備えた干渉除去装置。

【請求項6】 請求項4又は5記載の干渉除夫装置にお NT.

前記生成手段は、前記受信信号又は前のステージで前記 除去処理がなされた信号をレイク合成処理によって復調 し、その復調した信号から前記レブリカ信号を生成する 手段であり、

前記検出手段は、前記レイク合成処理のための第1のパ ス情報と前記レブリカ信号の生成のための第2のパス情 報とをそれぞれ別個に検出し、前記生成手段へそれぞれ 供給することを特徴とする干渉除去装置。

【請求項7】 請求項6記載の干渉除去装置において、 前記検出手段は、第1、第2の関値を設定し、当該第 1、第2の関係に基づいてそれぞれ前記第1、第2のパ ス情報を検出することを特徴とする干渉除去装置。 【請求項8】 請求項6記載の干渉除去装置において、

前記検出手段は、第1、第2の関値を設定し、前記第1 の間値に基づいて前記第1のパス情報を給出すると共 に、検出した前記第1のパス情報のうちから前記第2の 配債に基づいて前配第2のパス情報を検出することを特 徴とする干渉除去装置。

【請求項9】 請求項4又は5記載の干渉除去装置にお

前配生成手段は、前配受信信号又は前のステージで前記 除去処理がなされた信号をレイク合成処理によって復期 し、その復調した信号から前記レブリカ信号を生成する 手段であり、

前記検出手段は、前記レイク合成処理のためのパス情報 を検出して前配生成手段へ供給し、

前配生成手段は、前記検出手段から供給されたパス情報 に基づいて前記レイク合成処理を行うと共に、前記レイ ク合成処理におけるレイク合成用のパスの中からレブリ カ信号を生成するためのパスを決め、その決めたパスに 基づいて前配レブリカ信号の生成を行うことを特徴とす る干渉除夫装骨。

【請求項10】 請求項4又は5記載の干渉除去装置に

前記検出手段は、前記受信信号又は前記除去処理がなさ 信号に相当するレブリカ信号をそれぞれ生成し、生成し 50 れた信号と当該各送信局での信号の変調に用いられた拡 散符号との相関値に基づいてバス情報を検出することを 特徴とする干渉除去装置。

【請求項11】 請求項4ないし10のいずれかに記載 の干渉除去装置において、

前配検出手段は、検出したパス情報中のパスを知らせる 情報を後のステージについて設けられた前応検出手段に 供給するとよりに、前のステージについて設けられた前配 検出手段から供給された前配情報に基づいてパス情報の 検出をする信号の範囲を定めることを特徴とする干渉除 去装置。

【請求項12】 請求項4ないし11のいずれかに配載 の干渉除去装置によって干渉を除去した前記受信信号か ら当該各送信局が送信した情報を得る受信装置。 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、CDMA (Gode Division Multiple Access (符号分割多元接続)) 方式 による遺信において受信信号中の干渉を除去して受信情報を取得するための遺儀技術に関する。

[0002]

【従来の技術】CDMA方式は、複数のチャネルで同じ 周波数帯域を共用し、異なる拡散符号でのスペクトラム 拡散によってチャネル間の分離をする通信方式であり、 周波数の有効利用を図るために近年のセルラー無線通信 システム等における無線通信で用いられている。無線通 信では、送信側のそれぞれの局から送信された信号が互 いに干渉して受信側の局に到来するので、CDMA方式 による無線通信システムにおいては、同じ周波数帯域を 共用するチャネルの数、すなわち、同時に通信をするユ ーザの数が増加するに従い、送信側の各局からの信号に 30 対する他の局からの干渉信号が増大し、特定の局から送 信された信号を受信側での逆拡散により分離することが 困難になる。このような送信側の各局からの信号に対す る他の局からの干渉信号は、一般にマルチアクセス干渉 (MA I (Multiple Access Interference)) と呼ばれて おり、CDMA方式による無線通信システムの容量を増 やすためには、このマルチアクセス干渉による影響を低 減する技術が必要になる。

[0003]かかるマルチアクセス干渉による影響を紙 抜する技術として、主に無疑惑地局のマルチューザ発信 他 機で利用されるマルチステージ干渉キャンセラがある。マルチステージ干渉キャンセラがある。マルチステージ干渉・マンボリー・モーンが多段横浜されたののステージが多段横浜されたものとなっており、それぞれのステージで名参助機がもの信号を各ユーザの干渉レブリカ信号を用いて受信信号中のマルチアクセス干渉を除去する。セルラー無線通信システムでは、冬春動局と無線基地局の間になさる地物等により送信波の伝護時間が見なる模板のパスな地物等により送信波の伝護時間が見なる模板のパスな地物等により送信波の伝護時間が見なる模板のパスないた。このの影動局が自然基準局に関いて

係号がそれぞれ選接時間の環心るマルテバスを軽和した 複数の信号環分に分散するので、一般のマルチューザラ 信機においては、それらの分散した個骨成分をそれぞれ 逆拡散して最大比台成するレイク合成受債と呼ばれるダ イバーン子受債技術が採用されている。マルチスで一ジ 干渉キャンセラは、そのレイク合成受債における健変間 の部分で得られた受信情報データの信号を再び拡散変類 さとにより、各ステージで各ユーザの干渉レブリカ 信号を生成してルチアクセス干渉の数金を行う。

【0004】図10は、従来における一般的なマルチス テージ干渉キャンセラを利用したマルチユーザ受債機の 構成例を示した図である。このマルチユーザ受信機は、 第1~第 k 末での k 人のユーザ (k 個の移動局) を受債 対象とし、3ステージのパラレル型干渉キャンセラを設 けた構成になっており、図示のようにアンテナ10、無 線信号処理部20、パッファ30S1及び30S2、k個の サーチャ40U1~40Uk、k×3個のIGU (Interfer ence Replica Generation Unit (干渉レプリカ生成ユニ v +)) 5 0 51U1~ 5 0 51Uk, 5 0 52U1~ 5 0 52Uk707€ 5 OS3U1~5 OS3Uk、減算器6 OS1及766 OS2. 並76に k×2個の加算器70S2U1~70S2Uk及び70S3U1~7 OS3Ukを有している。なお、参照符号中「S」及び「U」 の半角添字は、各構成要素が属するステージ (S) の番 号及び処理対象とするユーザ (U) の番号に対応させて ある(例えば、参照符号に「SIUI」が付いた構成要素 は、第1ステージに属し、第1のユーザに係る信号を処 理対象としている。)。

【0005】関系性放送信頼である名ユーザの移動局で は、受機能が到して無知の予な处かられたパイロット信 号や受信機に対して未知の各種情報を含すデータ信号等 が当該各ユーザに割り当てられている旅飲符号を用いて の附及変により共用用波数帯域の無緒毎年に高限変変的 おれて設信される、アンテナ10は、かか6名ユーヴァー おれこ数信された無線信号を受信して無線信号地理 節20へ保号を干男キャンセラの歌型に進した基底帯 域の受信号を干男キャンセラの製工に進した基底帯 域の受信号を上てバッファ301、サーチャ40UI~ 40比及び1610510HI/c 3051以下サーチャ40UI~ 40比及び161051以下の501以下サーチャ40UI~ 40比及び161051以下の501以下サーチャ40UI~ 40比及び161051以下の501以下サーチャ40UI~

【0006】パッファ305は、第1ステージでの干渉 レブリカ衛号生成に関する前柄が比較信傷号を通 せる運鉱パッファである。パッファ3052は、第1ステ ージでの生成された干渉レブリカ係号による干渉除去と 第2ステージでの干渉レブリカ係号による干渉除去と 第2ステージでの干渉レブリカ係号による干渉体去と 第2ステージである。

【0007】サーチャ40U1、40U2、…、40Ukは、 それぞれ、第1、第2、…、第4のユーザに割り当てら れている拡散符号のタイミングをずらしながら受債個号 の遊鉱散処理を行い、受債債号中に含まれる第1、第

2、…、第kのユーザからの信号について各拡散符号タ イミングでの受信レベルを検出する。各ユーザの移動局 から送信される上述のパイロット信号は、この受信レベ ルの検出に利用できる信号の一例である。パイロット信 号を受信レベルの検出に利用する場合には、受信信号中 に含まれる第1、第2、…、第kのユーザからの信号の うち、パイロット信号に相当する部分の信号について各 拡散符号タイミングでの受信レベルがサーチャ4 OUI、 4 OU2、…、4 OUkでそれぞれ検出されることになる。 このようにして得られる拡散符号タイミングと受信レベ ルの関係は、ユーザとマルチユーザ受信権(移動局と無 **綾基地局)の間におけるマルチパスを経由して来た遅延** 波の構成を示すものとなり、一般に選延プロファイルと 呼ばれている。サーチャ4 OU1、4 OU2、…、4 OUk は、例えば、その遅延プロファイル中で所定の開催を上 回る受信レベルのピークを判定することにより、遅延プ ロファイル中のマルチパスに対応するピークを判定し、 判定した各ピークの拡散符号タイミングをマルチパスの 各パス・タイミングとして検出する。

【0008】CDMA方式による無線通信システムで は、受信側が逆拡散及び復調を行うために受信信号のパ ス・タイミングを捕捉することが必要であり、サーチャ 4 OU1~4 OUkは、そのパス・タイミングを捕捉する手 段に相当する。このようなサーチャは、一般にはマルチ パス・サーチャとも呼ばれており、図示のサーチャ40 UI~40kのように各ユーザに対して一つずつマルチス テージ干渉キャンセラの最初のステージに設けられ、 & ユーザからの無線信号が経由して来た無線伝送路のパス についての情報を検出し、その検出した情報に基づくパ ス情報を自身と同じユーザに対応する各ステージの I G 30 Uに供給する。サーチャが供給するパス情報には、検出 したパス・タイミングやパス (ピーク) の数を始めとし て、必要に応じて各パスの受信強度順位(ピーク受信レ ベルの大きさの順位) 等が含まれ、それらの情報によっ て各ステージでのレイク合成受信(マルチパスのダイバ ーシチ受信)を行うためのフィンガの割当及び局類受債 タイミング(レイク合成するパスに同期した受信をする ための拡散符号タイミング) が指定される。 図示の第 1、第2、…、第kのユーザに対応するサーチャ40U 1、4 0 U2、…、4 0 Ukは、それぞれの同じユーザに対 応するIGU50S1U1、50S2U1及び50S3U1、IGU 5 OS1U2、5 OS2U2及び5 OS3U2、…、 I G U 5 OS1U k、5 OS2Uk及び5 OS3Ukに対し、上紀判定の結果に基 づいてパス情報を供給する。

[0009] 1GU50SIII-50S3Ikは、それぞれ干 添レプリカ信号を生成する1GU(干)シブリカ生成ユ ニット)である。これらの1GUは、回路構成をの基本 的な構定は共通しているが、それぞれ干渉レプリカ信号 生成用の入力受信信号として前ステージからの信号(第 1ステージの1GUは無数信号と関係20からの受信信 50 号) を用い、対応するユーザに割り当てられている拡散 符号を逆拡散処理等で用いるものとなっている。

【0010】かかる I GUの基本的な構成を図11に示 す。この図に示すように、IGUは、それぞれチャネル 推定器50a、逆拡散器50b及びチャネル補正器50 cを有するn個のレイク検波フィンガ5 OFD1~5 OFDn と、レイク合成器50dと、仮判定器50aと、それぞ れ再拡散器50f及びチャネル逆補正器50gを有する n個のレプリカ生成フィンガ5 OFG1~5 OFGnと、加算 器50 hとによって構成されている。 レイク検波フィン ガ5 OFDI~5 OFDnは、レイク合成のための検波を行う フィンガであり、それぞれが逆拡散処理等の逆拡散プロ セスを実行する。レプリカ生成フィンガ5 OFGI~5 OF Gnは、干渉レプリカ信号を形成する個々の信号レプリカ (各パスの受信信号のレプリカ) を生成するフィンガで あり、それぞれがレイク検波フィンガ5 OFD1~5 OFD n、レイク合成器50d及び仮判定器50eでのレイク 合成及び仮判定処理 (詳細は後述) を介して得られた信 号を再び拡散変調する再拡散プロセスを実行する。一般 的な在来の1GUにおいては、図示のレイク検波フィン ガ5 OFD1~5 OFDnとレブリカ生成フィンガ5 OFG1~ 5 OFGnのように、レイク合成のための検波とレプリカ 生成とを行うフィンガの数が同一で動作するレイク検波 フィンガとレプリカ生成フィンガがそれぞれ1対1に対 応している。サーチャからの上述したようなパス情報 は、各パスに係る情報毎に一組の対応フィンガにおける チャネル推定器50a、逆拡散器50b、チャネル補正 器50c及びチャネル逆補正器50gへと供給され、フ ィンガの割当及び各フィンガでの問期受信タイミングを 指定する。

【0011】チャネル推定器50aは、パス情報中のパ ス・タイミングに従って入力受信信号中のパイロット信 号を逆拡散し、得られたパイロット信号と既知のパイロ ット信号を比較する。この比較により、チャネル推定器 50 a は、指定されたタイミングのパスにおける受債債 号が無線伝送路上で受けた位相回転や振幅変化等のチャ ネル変動 (フェージングによるチャネル変動) を推定 し、推定結果をチャネル補正器50c及びチャネル逆補 正器50gへ供給する。逆拡散器50bは、前記パス情 報中のパス・タイミングに従って入力受信信号 (パイロ ット信号やデータ信号等を含めた入力受信信号) を逆拡 散し、チャネル補正器50cへ出力する。チャネル補正 器50cは、チャネル推定器50aからの推定結果に基 づき、逆拡散器50bで逆拡散された入力受信債号の位 相や振幅等を推定されたチャネル変動を受ける前の状態 に補正するチャネル補正を行う。これにより、チャネル 補正後の信号は、逆拡散をしたパスの受信強度に応じて 最大比合成のための重み付けもなされた信号となる。ま た、チャネル補正器50cは、前記パス情報に基づいて チャネル補正後の信号の出力タイミングを顕彰し、逆拡

散及びチャネル補正を経た各バスの入力受信信号がレイ ク合成器50dに対してすべてのレイク検波フィンガか ら同じタイミングで出力されるようにする。

[0012] レイク会成器50dは、各レイク検波フィンガから出力された偶号をすべて加算する。これにより、各バスを軽和して来た受傷傷号がそれぞれ逆拡散されてレイク合成されることになる。仮判定器50 aは、そのレイク合成さの信号レベルを硬判定する仮判定処理を行う判定器であり、判定規禁に応じた信号をレブリカ生成フィンガへ出力する。この判定就要が示す値は、干10 きレブリカ信号も成中の仮免便データ判定値であるが、最後股のステージにおける1 GUでは、その複を(図中の総轄で示すように)受債情報データの最終的な判理出力とする。

【0013】 なお、仮判定器50。での仮判定処理は、 必要に応じて教刊党により行う場合もある。また、干渉 レブリカ信号を出来するための毎月定シンボルについて は、レブリカ生成フィンガへ入力する前に印圧係数(1 よりかさい係数)を乗ずることによって干渉キャンセラ 受情機としての性を向上させる予法が始られているの 20 で、この手法が利用される場合には、仮判定器50。と レブリカ生成フィンガ50 FGI ~50 FGI ~50 同に調査期 圧緩発業展別の業務が設けられる。

【0014】再拡散器50fは、仮判定器50eからの 判定結果に応じた信号を再び拡散変調し、チャネル逆補 正器50gに出力する。チャネル逆補正器50gは、そ の再拡散された信号に対し、チャネル推定器50 aから の推定結果に基づいてチャネル補正器50 cで行ったチ ャネル補正を元に戻すチャネル逆補正(位相が回転した り振幅が変化したりしている元の入力受信信号の状態に 30 戻す逆の補正)を行う。これにより、チャネル逆補正後 の信号は、再拡散をしたバスの受情強度に応じた信号成 分となり、元の入力受信信号中にあったときのレベルに 戻されることになる。そして、チャネル逆補正器50g は、そのチャネル逆補正をした信号の出力タイミングを 前記パス情報に基づいて調整し、それぞれのレプリカ生 成フィンガからの信号レプリカが元の入力受信信号中に あったときと同じタイミングで加算器50hに出力され るようにする。加算器50hは、各レプリカ生成フィン ガからの信号レプリカを加算し、干渉レプリカ信号とし 40 て出力する。

[0015] 図10016U50SIII-50SIII、50 SZII-50SZIIA及び50SZII-50SZIIIは、たれぞれが 上述の基本的な構成を有している。 選集器60SIは、1 GU50SIII〜50SIII〜50SIIIへ50SIIは、 GU50SIII〜50SIII〜50SIII〜50SIIIへ50SIIIへ50SIII〜50SIII〜50SIII〜50SIII〜50SIII〜50SZIIトに受信信号からそれ (パープリフィ30SIIをではまれた干渉レプリカ信号を受け、パッフィ30SIIを10SIII〜50SZIIトで表現を10SIII〜50SZIII〜50SZIII〜50SZIII〜50SZIII〜50SIIIへ50SIII〜50SIII〜50SIII〜50SIII〜50SIII〜50SIII〜50SIII〜50SIII〜50SIII〜50SIII-50SIII 7 0 52M2、 …、7 0 52Msは、それぞれ、 I G U 5 O SIU 1、6 O SIU2、 …、5 O SIUKで生成された干浄レプリカ 信号と漢算器6 0 SIでの漢算後の残態信号とを加重し、I G U 5 O 52Ml、 … 5 O 52Mk・の 入力受信 信号として出力する。加算部 7 O 53Mは、 … 7 O 53Mは、 土 4 T を 1 G U 5 O 52Ml、5 O 52Mlを 2 C 7 O 2 2 Mg O 7 Mg O

【0017】ここで、各レイク検波フィンガでは、受け たパス情報中の各パス・タイミング等に従ってチャネル 推定器50aによるチャネル推定、逆拡散器50bによ る逆拡散及びチャネル補正器50cによるチャネル補正 が行われ、各ユーザの各バス毎に逆拡散プロセスが実行 される。また、対応する各レプリカ生成フィンガでも同 じパス情報中の各パス・タイミング等に従って再拡散器 50fによる再拡散及びチャネル逆補正器50gによる チャネル逆補正が行われ、各ユーザの各パス毎に再拡散 プロセスが実行される。これにより、受信信号中の各ユ 一ザからの信号がレイク合成を経て一旦復調され、その 復調した各ユーザからの信号に基づくマルチパスの個々 の信号レプリカが I GU 5 OS1U1~ 5 OS1Ukの各加算器 50 hで加算される。なお、パス情報を供給されなかっ たレイク検波フィンガとレブリカ生成フィンガの組は動 作しない。

[0018] 各知業器50トで加算されたマルチパスの 信号レブリカは、第1ステージで生成された名ユーザの 干渉レブリカは、第1ステージで生成された名ユーザの ドルフリカ信号は、第2ステージの各加業第70 52川、7052版. …、7052版に出力される。また、そ れらの干渉レブリカ信号は、業事器6051でパッファ3 8次3度接得は、第1ステージで生成されたすべてのユーザの干渉レブリカ信号を全体の受信信号から差し引い た干渉施工後の機差信号となり、これも第2ステージの 各加算器70S2U1、70S2U2、…、70S2Ukに出力され

【0019】減算器60S1からの残差信号を受けた加算 器7 O S2U1、7 O S2U2、…、7 O S2Ukでは、その残差信 号がそれぞれ I G U 5 O S I U 1、5 O S I U 2、…、5 O S I U k からの干渉レプリカ信号に加算される。これにより、加 算器 7 O S2U1、 7 O S2U2、 …、 7 O S2Ukから出力される 信号は、それぞれ第1ステージで生成された他のユーザ の干渉レブリカ信号 (マルチアクセス干渉) が除去され た第1、第2、…、第kのユーザからの受債債長にな る。第2ステージのIGU50S2U1、50S2U2、…、5 O S2Ukは、そのマルチアクセス干渉が除去された受信信 号を入力受信信号として、それぞれ上記第1ステージと 同様にサーチャ4 OUI、4 OU2、…、4 OUkからのパス 情報に従って干渉レプリカ信号を生成する。これによ り、第2ステージでは、第1ステージよりも正確な干渉 レプリカ信号が生成され、生成された各干渉レプリカ信 号が第3ステージの各加算器70S3U1、70S3U2、…、 7 OS3Ukと減算器 6 OS2に出力される。減算器 6 OS2で は、それらの干渉レプリカ信号がパッファ3 OS1及び3 20 OS2を介した元々の受信信号から滅算され、第2ステー ジで生成されたすべてのユーザの干渉レブリカ信号を全 体の受信信号から差し引いた残差信号が第3ステージの 加算器7 OS3U1、7 OS3U2、…、7 OS3Ukに出力され

【0020】減算器60S2からの残差信号を受けた加算 果70S3U1、70S3U2、…、70S3Ukでは、その残差信 号がそれぞれ I G U 5 O S2U1、5 O S2U2、…、5 O S2Uk からの干渉レプリカ信号に加算される。これにより、加 算器70S3U1、70S3U2、…、70S3Ukから出力される 30 信号は、それぞれ第2ステージで生成された他のユーザ の干渉レブリカ信号 (マルチアクセス干渉) が除去され た第1、第2、…、第kのユーザからの受債信号にな る。第3ステージのIGU5083U1、5083U2、…、5 OS3Ukは、そのマルチアクセス干渉が除去された受信信 号を入力受信信号として、それぞれ上記第1ステージ及 び第2ステージと同様にサーチャ4011、4012、…、 4 Ollkからのパス情報に従って逆拡散プロセス、レイク 合成及び仮判定処理を行う。これにより、第3ステージ のIGU50S3U1、50S3U2、…、50S3Ukにおいて は、第2ステージよりも正確にマルチアクセス干渉が除 去された入力受信信号による復調が行われ、最終的な受 信情報データの判定出力がなされる。

【0021】このように、マルチステージ干渉キャンセ うにおいては、後段のステージで前段のステージよりも 正確な干渉レプリカ信号をユーザ毎に生成し、全体の受 信信号から干渉信号として減算する。そして、その過程 を複数のステージで繰り返すことによってより正確なマ ルチアクセス干渉の除去を図り、最後のステージでマル チユーザ受信機としての最終的な受信情報データを得

る。なお、Mamoru Sawahashi, et. al., "Pilot symbol -assisted coherent multistage interference cancell er using recursive channel estimation for DS-CDMA mobile radio", IEICE Trans. Commun., vol. E79-B. N o. 9. September, 1996には、このような干渉キャンセ うの機能を有するマルチユーザ検波(MUD (Multi-lise r Betection)) 受信機について開示されている。

[0022]

【発明が解決しようとする課題】ところで、レイク合成 受信を行う一般的なレイク受信機は、受信対象ユーザか らの各パスの受信レベルを検出するために、マルチアク セス干渉を含む受信信号中に埋もれた受信対象ューザか らのパイロット信号等の受信レベルを検出するパス・サ **ーチャを有している。すなわち、一般的なレイク受債機** は、マルチアクセス干渉を含む受信信号から特定のユー ザに係るマルチパスについてのパス検出をする手段とし てパス・サーチャを有し、それによって検出した受信レ ベルのピーク・タイミング等に従って復間器の部分が逆 拡散等の復願処理を行う構成になっている。一方、マル チステージ干渉キャンセラは、上述したようにレイク合 成受信における復讐器の部分で得られた受信情報データ の信号を再び拡散変調することにより、各ステージで干 渉レプリカ信号を生成してマルチアクセス干渉を除去す るものである。したがって、マルチステージ干渉ギャン セラの各ステージは、レイク受債機中の復調器の部分。 干渉レプリカ信号を生成する部分及びマルチアクセス干 渉を除去する部分によって構成することができる。 【〇〇23】これに対し、上記従来のマルチユーザ受情 機もレイク合成受信を行うレイク受債機の一種であり、 第1ステージにあるレイク検波フィンガ5 OFD1~5 OF Dn、レイク合成器50d及び仮判定器50eの部分が一 般的なレイク受信機における復調器の部分に相当する。 したがって、マルチステージ干渉キャンセラを構成する ためには、その復襲器の部分、干渉レブリカ信号を牛成 する部分及びマルチアクセス干渉を除去する部分を多段 構成すればよい。このようなことから、上記従来のマル チューザ受信機においては、その復調器の部分と干渉レ プリカ信号を生成するレプリカ生成フィンガ5 OFG1~ 5 OFGn及び加算器50hの部分を各ステージに設ける と共に、各ステージでマルチアクセス干渉を除去する部 分として減算器6 OS1及び6 OS2並びに加算器7 OS2U1 ~7 O S2Uk及び7 O S3U1~7 O S3Ukを設けることによ り、マルチステージ干渉キャンセラを構成している。 【0024】その結果として、従来のマルチステージ干 渉キャンセラは、上述したようにマルチパスの各パス・ タイミング等を検出するサーチャが各ユーザに対して一 つずつ最初のステージに設けられた機能になっている。 このサーチャで検出されたマルチパスの各パス・タイミ ングは、最初のステージでレイク合成受信における同期 受信タイミングとして用いられると共に、干渉レブリカ

[0029]

個号生態におけるを低号レブリカのパス・タイミングと しても用いられる。そして、第2段目以降の各ステージ においても、その最初のステージにあるサーチャで検出 された同じパス・タイミングがレイク合成受信と干渉レ ブリカ個号生成の双方で原料に利用され、マルチアクセ ス干渉を検索するための裏那後側と変えれていく

【0025】ところが、最初のステージへの入力受債信 号は、無線信号処理を経ただけで受信時の基底帯域にお ける雑音やマルチアクセス干渉をそのまま含んでいるの で、後段のステージへの入力受信信号よりもSIR (Si gnal to Interference PowerRatio (信号電力対干渉量 力比)) ないしSNIR (Signal to Noise and Interf erence power Ratio (信号電力対雑音及び干渉電力 比)) が低い。したがって、その最初のステージにある サーチャでは、後段のステージよりもSIR等が劣悪な 状態でマルチパスについてのパス検出を行っており、正 確な検出結果が得られない場合もある。そしてさらに、 かかる劣悪な信号状態での検出結果は、第2段目以降の ステージでも引き続き利用されるので、すべてのステー ジにおける処理に影響を与えることになる。このため、 サーチャでパス・タイミングの見落しや誤報等の誤りを 含む正確でないパス情報が取得されると、その誤りがす べてのステージに影響を及ぼし、マルチアクセス干渉を 正しく除去することが困難になる。このような事態は、 チャネルがマルチパス・フェージングの激しい状況にあ る場合には特に発生しやすく、マルチステージ干渉キャ

【0026】また、各ステージで生成する干渉レプリカ 信号は、これをマルチアクセス干渉として受信信号から 減算した上で後続の処理を行うための暫定的なレブリカ 30 信号なので、正確でない干渉レプリカ信号が生成される と却って後続の処理に悪影響を及ぼす (後のステージに おいて、各ユーザについての信号処理だけでなく、他の ユーザについての信号処理にも悪影響を及ぼす。)。こ れに対し、従来のマルチステージ干渉キャンセラでは、 最初のステージのサーチャで検出取得したパス情報を各 ステージにおけるレイク合成受信と干渉レプリカ信号生 成の双方で同様に利用している。すなわち、上述したよ うに同数のレイク検波フィンガとレブリカ生成フィンガ が対応して動作し、各ステージにおいて同じパス情報中 40 のすべてのパスに対応する信号レプリカが画一的に生成 され、それらの信号レプリカをすべて合わせた干渉レブ リカ信号が生成されることになっている。このため、生 成される干渉レプリカ信号に誤った信号レプリカが含め られてしまう可能性があり、特にマルチパス・フェージ ングの激しい状況ではその可能性が高い。そして、かか る誤った信号レプリカが事実上雑音となり、後続の処理 に悪影響を与えることになる。

ンセラの性能を低下させる。

【0027】本発明はこのような事情に鑑みてなされた ものであり、劣悪な信号状態で検出された正確でないマ 50 ルチバスの情報が採用のステージに影響を与えることなく、SIR等の各ステージで取り扱う信号の吹敷に応じて適切に干渉レブリカ信号を生成することを可能にし、より正確にマルチアクセス干渉を抵減することができる干渉除支援所を提供することを引助したしている。
[0028]また、未免別は、各ステージにおいて事実上観音となるような信号レブリカが生成されることを防止し、前のステージから後後の処理に及ぶ悪影響を払拭して適切な処理によるマルチアクセス干渉の除去を実現る子野除法は特を提供することも同かしている。

【課題を解決するための手段】かかる目的を達成するた め、本発明に係る干渉除去方法では、複数の送信局から の信号が含まれる受信信号を受け、各送信局からの信号 に相当するレプリカ信号をそれぞれ生成1... 生成1.たし プリカ信号を用いて当該各送信局以外の送信局からの信 号による干渉の除去処理を行うこととし、当該各送信局 からの信号が経由した伝送路のパスについてのパス情報 を前記除去処理が少なくとも一度なされた信号から取得 し、その取得したパス情報に基づいて前記レブリカ領号 をそれぞれ生成する。この本発明に係る干渉除去方法に おいては、前記除去処理の開始時には、バス情報を前記 受信信号から取得し、その取得したバス情報に基づいて 前記レブリカ信号をそれぞれ生成することとし、 前記間 始時後の所定の時点以降で、パス情報を前記除去処理が 少なくとも一度なされた信号から取得し、その取得した パス情報に基づいて前記レブリカ信号をそれぞれ生成す ることにしてもよい。

【0030】未美期に係る他の干渉除去大法では、複数 の迷信局からの信号が含まれる受信信号を受け、複数の ステージにおいて、各遺信局からの信号が軽由した伝送 路のパスについてのパス情報に基づいて当該各登信局からの信号に対するレフリカ信号をそれぞれを認し、生成したレブリカ信号を用いて当該各登信期以外の送信局からの信号による干渉の除去処理を限欠行うこととし、第1番目のステージにおいては、パス情報を訴訟を受情信号のため得したパス情報に基づいて訴訟レブリカ信号をそれぞれ生成し、第2番目以降のステージにおいては、パス情報を前のステージに対した。 においては、パス情報を前のステージで制定数法法処理が いて前記レブリカ信号をそれだり、その取得したパス情報に基づ いて前記レブリカ信号をそれだり、その取得したパス情報に基づ いて前記レブリカ信号をそれた。

【0031】また、木豊明二係る干渉除土装置は、複数の送信局からの信号が含まれる受信信号を受け、複数の ステージにおいて、各送信局からの信号に相当するレブ リカ信号をそれぞれ生成し、生成したレブリカ信号を用 いて当該各送信局以外の送信局からの信号による干渉の 基先規憲を限分行う干渉除土煙であって、前径撤数の ステージについてそれぞれ設付られ、前記受信信号又は 前のステージで前院を表現をしなされた信号でよるできた。 は終年後度のあるの信号が終年に大任党終めれるエラムト は特殊支援を加からの信号が終年に大任党終めれるエラムト てのバス情報をそれぞれ検出する検出手段と、前記複数 のステージにそれぞれ設けられ、同一ステージについて 設けられた前記検出手段により検出されたバス情報に基 づいて前記レブリカ信号をそれぞれ生成する生成手段と を有する。

[0033]上記干渉除去装置において、新記生成手段 は、新記受機信号文は前のステージで前記除去処理がな された信号をレイク合成処理によって登局し、その起頭 した信号から前記レブリカ信号を生成するものとし、前 記找出手段は、新記レイウ合発処理のための第2のバス情報 情報と前記レブリカ信号の生成のための第2のバス情報 をそそれぞれ別個に執出し、新記生成手段へそれぞれ快 第1、第2の間値を設定し、当該第1、第2の間値に基 づいてそれぞれ新聞法「第2のX人情報を検出するも のとしてもよい。この場合、新記検出手段は、 第1、第2の間値を設定し、当該第1、第2の間値に基 づいてそれぞれ新記簿1、第2のX人情報を検出するも のとしてもよい、あるいは、前記検出手段は、第1、第 2の間値を設定し、前記第1の間位に基づいて前記第1 のバス情報を検出すると共に、検出した前記第1のバス 情報のうから前記第2の間値に基づいて前記第2のバス 情報を検出するものとしてもよい、

【0034】また、上記干渉除去装置において、前配生 成手段は、前記受信信号又は前のステージで前記除去処 理がなされた信号をレイク合成処理によって復調し、そ の復調した信号から前記レプリカ信号を生成するものと し、前配検出手段は、前配レイク合成処理のためのパス 情報を検出して前配生成手段へ供給するものとして、前 記生成手段は、前記検出手段から供給されたパス情報に 40 基づいて前記レイク合成処理を行うと共に、前記レイク 合成処理におけるレイク合成用のパスの中からレブリカ 信号を生成するためのパスを決め、その決めたパスに基 づいて前記レブリカ信号の生成を行うものとしてもよ い。なお、上記干渉除去装置において、前記検出手段 は、前記受信信号又は前記除去処理がなされた信号と当 験各送信局での信号の変調に用いられた拡散符号との相 関値に基づいてパス情報を検出するものとしてもよい。 【0035】さらに、上紀干渉除去装置において、前別 検出手段は、検出したパス情報中のパスを知らせる情報 50 を使のステージについて設けられた前記検出手段に供給 すると共に、前のステージについて設けられた前記検出 手段から供給された前記情報に基づいてパス情報の検出 をする倡号の範囲を定めるものとしてもよい。

【0036】そして、本発明に係る受信装置では、以上 のような干渉除去装置によって干渉を除去した前配受信 信号から当該各送信局が送信した情報を得る。 【0037】

【発明の実施の形態】 <第1実施形態>

A. 基本構成形態

(1) 構成

以下、国軍を参照して本売明の実施の影覧について説明 する。国1は、本売明の第1の実施が影響によるマルデス テージデルキンセジを利用したマルチエーザ受保機の 基本構成を示した図である。木実施影響は、マルテステ ージ干渉キャンセラの各ステージがパス・サーチャの機 整を有するものせずる形態であり、図1では、その形態 を適用した基本的な構成の一例として、3ステージのパ ラレル型干渉キャンセラを利用する場合のマルチユーザ 受保御の基本構成を示してある。

【0038】本マルチューザ受信機は、CDMA方式に よるセルラー無線通信システムの無線基地局等で用いら れる対複数ユーザ用の受信装置であり、第1~第kまで の k人のユーザ (k個の移動局) を受信対象としてい る。それら k 人のユーザからの信号を受信! 受信信号 中の干渉を除去して受信情報を取得するための構成要素 として、本マルチユーザ受信機は、図示のようにアンテ ナ1、無線信号処理部2、パッファ3S1及び3S2、k× 3個のサーチャ4S1U1~4S1Uk、4S2U1~4S2Uk及び4 S3U1~4S3Uk、k×3個のIGU (Interference repli ca Generation Unit (干渉レブリカ生成ユニット)) 5 S1U1~5S1Uk、5S2U1~5S2Uk及び5S3U1~5S3Uk、減 算器6S1及び6S2、並びにk×2個の加算器7S2U1~7 S2Uk及び7S3U1~7S3Ukを有している。これらの構成要 素のうち、マルチステージ干渉キャンセラの第1ステー ジは、バッファ381と、各ユーザに対応する(各ユーザ のチャネルを担当する) サーチャ4SIU1~4SIUk及び1 GU 581U1~581Ukと、減算器 681とによって構成され ている。 第2ステージは、パッファ382と、各ユーザに 対応するサーチャ4S2U1~4S2Uk、IGU5S2U1~5S2 Uk及び加算器7S2U1~7S2Ukと、減算器6S2とによって 構成されている。第3ステージは、各ユーザに対応する サーチャ453U1~453Uk, IGU553U1~553Uk及び加 算器7S3U1~7S3Ukによって構成されている。なお、参 照符号中「S」及び「U」の半角添字は、各構成要素が属 するステージ (S) の番号及び処理対象とするユーザ (U) の番号に対応させてある (例えば、参照符号に「S 101」が付いた構成要素は、第1ステージに属し、第1 のユーザに係る信号を処理対象としている。)。 【0039】アンテナ1は、無線信号を受信する高朋波

アンテヤである。法信側の原である名—1 小の事勤局 (優示略)では、受信側に対して死知の予め定められた バイロット信号や受信側に対して未知の各種情報を表す データ信号等が当終名—1 ザに割り当てられている拡散 符号を用いてOMA支頭され、そのCDMA支頭され た信号が反定の施送数により共用変数を減の施設され た信号が反定の施送数により共用変数を減の機関 に高周波変類されて送信される。アンテナ1は、かかる 各ユーザの移動局から送信された無線信号を受信して無 練信号級等とく使給する。

【0040】無線信号処理部2は、所定の増模器、局部 10 発振器、ミキサ及び入り変換器等によって構成され、 アンテナ1から供給された信号を干渉キャンセラブでの処理に演した基底等線の受債信号としてパッファ351、サーテャ45UI、45UI2、・・・、45UI、1GU55UI、5 SIU2、・・・、55UIにこそれぞれ出力する。この無線信号処理部2のA/D変数器等では、所定のオーバーサンブリング・レートでアンテナ1からの信号をサンプリング し、拡散符号のチップ・レート以上(チップ・レートの 素数信等)の分解能を有するデジタル信号形式で前記受 信信号を出力する。 20

【0041】パッファ3SIは、無線債号処理部2からの 受債権各を審積し、第1ステージでの干渉レブリカ信号 生成に要する時間分社付受債権を連延させて送出する パッファである。パッファ3S2は、パッファ3SIを介し た受債局等を蓄積し、第1ステージでの皮成された干渉 レブリカ信号とよる干渉除た量を2ステージでのア干渉レ ブリカ信号はよる干渉除た量を3ステージでのア干渉レ ブリカ信号はなどに要する時間分だけ受債債号を選延さ せて送出するパッファである。これらのパッファ3SI、 3S2は、送飲券の免煙を軽でいない元々の受債債号の ステーツ間低速時間を損墜する運延手段であり、それぞ 30 れ後述する減算器6SI、6S2に対して受債債号が干渉レ ブリカ信号と同じタイミングで入力されるようにする。

【0042】サーチャ4S1U1~4S3Ukは、それぞれバス ・タイミング捕捉等を始めとするマルチパスについての パス検出を行う検出手段であり、それぞれの入力受信信 号から遅延プロファイルを取得してパス検出を行い、各 ユーザからの無線信号が経由して来た無線伝送路のパス についてのパス情報を取得する。ここで、入力受信信号 としては、第1ステージのサーチャ4S1U1~4S1Ukが無 線信号処理部2からの受信信号を用い、第2ステージの 40 サーチャ4 S2U1、4 S2U2、…、4 S2Ukがそれぞれ後述す る加算器 7 S2U1、 7 S2U2、…、 7 S2Ukからの出力信号を 用い、第3ステージのサーチャ4S3U1、4S3U2、…、4 S3Ukがそれぞれ後述する加算器783U1、783U2、…、7 S3Ukからの出力信号を用いる。サーチャ4S1U1~4S3U 1、4S1U2~4S3U2、…、4S1Uk~4S3Ukit. それぞ れ、第1、第2、···、第kのユーザに割り当てられてい る拡散符号のタイミングをずらしながらそれらの入力受 信信号の逆拡散処理を行い、入力受信信号中に含まれる

鉱散等ライミングでの入力受信信号と拡散符号との相 関値によって受性しべルを被出する。これにより、拡致 符号タイミングを受性レベルの関係を示す選近プロファ イルが取得と注意でフロフィイルで作品の関係をと担る分 依明 化一位では、対策をした名というでは、 信レベルのピークを判定し、判定した名ピークの拡散符 ラタイミングをアルテバスの各バス・タイミングとして 検出する。

【0043】なお、各ユーザの移動局から送信される上 述のパイロット信号は、サーチャ4S1U1~4S3Ukでの受 僧レベルの検出に利用できる信号の一例である。バイロ ット信号を受信レベルの検出に利用する場合には、受信 信号中に含まれる第1、第2、…、第kのユーザからの 信号のうち、パイロット信号に相当する部分の信号につ いて各拡散符号タイミングでの受信レベルがサーチャ4 \$101~4\$301, 4\$102~4\$302, ..., 4\$10k~4\$30k~ それぞれ検出されることになる。この場合、パイロット 信号は、受信側である本マルチューザ受信機において既 知の信号であるので、受償レベルの検出においては、所 定区間分(数シンボル分叉は数スロット分)の思籍加算 によって利得の向上を図る検出手法を採用してもよい。 また、関値との比較による受信レベルのピーク判定は、 選延プロファイル中のマルチパスに対応するピークを判 定する手法の一例であり、必要に応じて他のピーク判定 手法を利用することにしてもよい。

[0044] 本マルチューザ要度機におけるサーデャ4 別川~43別水の影動をしては、それらか名ステージに けられているという木実施が窓の物質に起因する様々な 構成を無期することができ、その採用する情々によって を述する「日USIUI~53別は解決を表わっても が、在本のサーチャの構成を利用することも可能であ る。そこで、基本構成としては、在来のサーチャを利用 する場合を例として設を進め、その安で本実施影面的 質に認因して採用し得るサーチャの構成例について説明 することにする。

【0045】在来のサーテャにおけるアルゴリズムは、 温延プロフィル深算とピーク判定の部分に分けること ができる。そのアルゴリズムを実行するサーチャの構成 例を図2に示す。図示のサーテャは、整合フィルタ4届 により入力受信信号を定拡散し、その連拡散後の信号を 用いて選延プロファイル演算器4月0℃の選延プロファ イル演算と仮検補バス選択部4月0℃。51R演算部45 、関値設定館41520代ス選択部4月8℃のピーク判定 そ行う構成になっている。

 算(Coherent Accumulation)、絶対値二乗演算(Squar ed Absolute Calculation) 及び電力加算 (非同相加算 (Non-coherent Accumulation)) を順次行うことによ り、遅延プロファイル演算を行う。

【〇〇47】ここで、同相加算では、サーチ窓の初めか ら所定の周期 (例えば所定のシンボル長等) 毎に、逆拡 散処理による相関値 (電圧等のベクトル値) がIDP (Initial Delay Profile (初期遅延プロファイル)) として順次取得され、一定個数の連続するシンボルない しスロット毎に含まれる複数周期分の I DPが各周期中 10 での対応要素毎に同相加算 (ベクトル加算) される。こ のように複数周期に渡って逆拡散した結果を同相加算す ることにより、SN比が高められたAcc I DP (Accumul ated IDP (累積加算したIDP)) が得られる。絶 対値二乗演算では、同相加算で得られたAccIDPの終 対値を二乗した値が計算され、Acc I DPを電力値の次 元にしたRDP(Real Delay Profile (実置延プロファ イル)) が得られる。電力加算では、絶対値二乗演算で 順次得られるRDPが一定個数毎に(位相に拘わらず) 積分され、平均化されたPDP (Power Delay Profile (受信レベルを電力値の次元で表した遅延プロファイ ル)) が得られる。

【〇〇48】その得られたPDPを用いてピーク判定が 行われるが、ピーク判定は、仮候補パス選択、SIR演 算、関値設定及びパス選択の過程からなり、これらの過 程を遅延プロファイル演算部 4 DPGの後段にある構成で 実行する。仮候補バス選択部4PCPSは、PDPにおいて 極大値を示しているピークを一定個数選出することによ り、選出した各ピークの拡散符号タイミングに対応する パスをピーク判定用の仮候補パスとして選択する。S 1 30 R演算部4SIRCは、仮候補パス選択部4PCPSで選択され た各仮候補パスのピークを除くPDPの要素を平均化す ることによってパスの判定に用いるための干渉電力を溶 算すると共に、各仮候補パスのピーク受信レベルをS (信号電力)、演算した干渉電力を I (干渉電力) とし て各時点でのSIRを演算する。関値設定無4TSは、S I R演算部 4 SIRCで演算されたSIR及び干渉電力の値 を受け、そのSIRの関数としてTF (Threshold Fact or(関値係数))を決定すると共に、その干渉電力レベ ルのTF倍に関値を設定する。パス選択部4PSは、仮検 40 補パス選択部4PCPSからの各仮候補パスのピーク受信レ ベルを開催設定部4 TSで設定された開催と比較し、開催 を超えるピーク受信レベルの仮候補パスを有効な候補パ スとして選択する。これにより、パス選択部4PSから は、有効な各候補パスの拡散符号タイミング(選延時 間)やそれらの候補パスの個数等がサーチャでの検出結 果(パス情報)として出力され、各候補パスの拡散符号 タイミングはレイク合成受信のための問期受信タイミン グを指定するものとなる。

ルゴリズムに関しては、例えば、「Adaptive Path Sele ction Threshold Setting for DS-CDMA Receiver」と題 された国際公開WOOO/O4648号公報等の開示が 参考になる。

【0050】図1のサーチャ4S1U1~4S3Ukについて は、上記図2に示したサーチャ等のような在来のサーチ ャの構成を利用することができる。すなわち、在来のサ ーチャ部分の構成を各ステージに設け、上述したよう に、第1ステージのサーチャ4SIU1~4SIUkが無線信号 処理部2からの受信信号を入力受信信号とし、第2ステ ージのサーチャ 4 S2U1、 4 S2U2、 …、 4 S2Ukがそれぞれ 加算器 7 S2U1、 7 S2U2、 ···、 7 S2Ukからの出力信号を入 力受信信号とし、かつ、第3ステージのサーチャ4S3U 1、4 S3U2、…、4 S3Ukがそれぞれ加算器 7 S3U1、7 S3U 2、…、7 S3Ukからの出力信号を入力受信信号とするよ うに構成する。そしてさらに、第1ステージのサーチャ 4 S1U1、 4 S1U2、 ···、 4 S1Ukがそれぞれパス情報の出力 先を同じ第1ステージのIGU 581U1、581U2、…、5 S1Ukとし、第2ステージのサーチャ4S2U1、4S2U2、 …、4S2Ukがそれぞれパス情報の出力先を同じ第2ステ ージのIGU 5 S2U1、5 S2U2、…、5 S2Ukとし、かつ、 第3ステージのサーチャ4S3U1、4S3U2、…、4S3Ukが それぞれパス情報の出力先を同じ第3ステージの1GU 5S3U1、5S3U2、…、5S3Ukとするように構成する。 【0051】IGU5S1U1~5S3Ukは、それぞれ干渉レ プリカ信号を生成するIGU(干渉レプリカ生成ユニッ ト) である。これらの I G U 5 S1U1 ~ 5 S3Ukについて は、サーチャ4S1UI~4S3Ukの形態に応じた様々な構成 を採用することができるが、ここでは上述した在来のサ 一チャに合わせて在来の I G U を利用する場合について 説明し、他の構成についてはさらに後述することにす る。在来のIGUとしては、例えば上記図11に示した ものを利用することができる。すなわち、図11に示し たような在来のIGU部分の構成を各ステージに設け、 第1ステージのIGU 5SIUI~5SIUkが無線信号処理部 2からの受信信号を入力受信信号とし、第2ステージの I GU 5 S2U1、5 S2U2、…、5 S2Ukがそれぞれ加算器7 S2U1、7 S2U2、…、7 S2Ukからの出力信号を入力受信信 号とし、かつ、第3ステージのIGU 5S3U1、5S3U2、 ···、5S3Ukがそれぞれ加算器7S3U1、7S3U2、···、7S3 Ukからの出力信号を入力受信信号とするように構成す る。そしてさらに、第1ステージのIGU 5 SIU1、5 SI U2、…、5SIUkがそれぞれ同じ第1ステージのサーチャ 4S1U1、4S1U2、…、4S1Ukからパス情報を受け、第2 ステージの I G U 5 \$2U1、5 \$2U2、…、5 \$2Ukがそれぞ れ同じ第2ステージのサーチャ4S2U1、4S2U2、…、4 S2Ukからパス情報を受け、かつ、第3ステージのIGU 5 S3U1、5 S3U2、…、5 S3Ukがそれぞれ同じ第3ステー ジのサーチャ 4 S3U1、 4 S3U2、 ···、 4 S3Ukからパス情報 【0049】なお、このような構成によるサーチャのア 50 を受けるように構成する。これにより、本マルチューザ

受信機は、各ステージの各ユーザに対応するサーチャと IGUがそれぞれ同じ入力受信借号(SIR等の信号状 筋が同一の入力受信復号)を用い、各IGUが自身と同 にステージにあるサーチャからパス情報を供給される構 成となっている。

【0052】減算器65I及び652は、受信信号と干渉レブリカ信号から干渉験決機の発差信号を生成する減算子のでおり、でラージにおいて生態した干渉レブリカ信号を保信号から除去する。したかって、干渉信号を生成しない第3ステージ(無約のな受信情報データを出力する最後段ステージ(下のいては、この減算平現に相当する構成要素はない、減算器65Iは、第1ステージの105IUにで主義されたサイベの干渉レブリカ信号を支援する。減難器65Iは、第2ステージの15Uにで主意された少くの干渉レブリカ信号を表すする。減難器65Iは、第2ステージの1GU5SUIにで5SUIにで主きなれたすべての干渉レブリカ信号を表すする。以来第650Iに対しているでは、第2ステージの1GU5SUIに5SUIにで5SUIにできないたすべての干渉レブリカ信号を表す、いファっSI及び53Eかしたデルブリカ信号を表する。

【0053】加算器7S2U1~7S2Uk及び7S3U1~7S3Uk は、前段のステージで生成された干渉レブリカ個号と干 20 渉除去後の残差信号から各ユーザのチャネルに係る入力 受信信号を生成する清算手段である。1.たがって、前段 のステージがなく、元々の受信信号を各ユーザのチャネ ルに係る入力受信信号として用いる第1ステージについ ては、この演算手段に相当する構成要素はない。加算器 782U1、782U2、…、782Ukは、それぞれ、IGU 581 U1、5S1U2、…、5S1Ukで生成された干渉レブリカ信号 と減算器 6 SIでの減算後の残差信号とを加算し、サーチ ヤ4S2U1及びIGU5S2U1、サーチャ4S2U2及びIGU 5 S2U2、 …、 サーチャ 4 S2Uk及び I G U 5 S2Ukへの入力 30 受信信号として出力する。加算器78301、78302、…、 7 S3Ukは、それぞれ、I G U 5 S2U1、5 S2U2、…、5 S2 Ukで生成された干渉レプリカ信号と減算器 6 S2での減算 後の残差信号とを加算し、サーチャ4S3U1及びIGU5 \$3U1、サーチャ 4 \$3U2及び I G U 5 \$3U2、…、サーチャ 4 S3Uk及び I G U 5 S3Ukへの入力受債債長として出力す る。

【0054】(2)動作

次に、上記構成による動作について説明する。各ユーザの移動局がら迷信された無確信号がアンナ1で見信されると、その受信用号が無確信号がアンナ1で見信されると、その受信用号が無確信号処理が2を介して第1ステージのバッファ351、サーチャ45101~45102及び15015~55104へ供給される。受信信号を受けたサーチャ45101、45102、小、45104では、サナチ受信信号やでした。第2、小、第404では出されてマルチパスについてのバス検担が行われ、それぞれのユーザについてのバス検担が行われ、それぞれのユーザについてバス情報が販売される。サーチャ45101~45104に上記回2の構成を利用した場合には、更信信号が整合フィルタ481でより迷路数されて発展プロファイル 50

演纂部4 DPCで遅延プロファイルが演纂され、仮候補パス選択部4 PPS、S 「R演纂部45IRO、開植設定部4 TS 及びパス選択部4 PSでのピーク判定によりパス情報が得られる。

【00 55】そして、サーデャ 45III、45II2、"、4 SIIKで取得されたバス情報は、それぞれ第 1 ステージの I GU SSIII、5 SIII2、"、5 SIII株だけに供給され。I GU SSIII、5 SIII2、"、5 SIII株だけに供給され。I GU SSIII、5 SIII2、"、5 SIII株においてそれぞれ供給 されたパス情報に多づくレブリカ保号生産が行われる。 I GU SSIII(ことでは、10 対域を列目した場合には、8 セレク検索フィンガでの逆転数プロセス、レ イク合産等 50 オでカフィンガでの運転数プロセス、レ イク合産等 50 オでカレイク合成。反射空器 50 セ 板が展光で表現。モレブリカ生成フィンガでの再拡散プロセ スが網に実行され、レイク合成を経て一旦復識された名 コーサからの優句に基づくアルデスの個名の優号とな リカが加算器 50 トで加算されて干渉レブリカ信号とな

【0056】 1 GU 5\$1U1、5\$1U2、…、5\$1Ukで生成・ された各ユーザの干渉レブリカ債長は、それぞれ第1ス テージからの干渉レブリカ信号として第2ステージの加 算器 7 S2U1、 7 S2U2、 …、 7 S2Ukに出力される。また、 それらの干渉レプリカ信号が減算器6S1でパッファ3S1 を介した元々の受信信号から減算され、第1ステージで 生成されたすべての干渉レプリカ信号を全体の受信信号 から差し引いた干渉除去後の残差信号が第2ステージの 各加算器 7S2U1、 7S2U2、 …、 7S2Ukに出力される。 【0057】減算器6S1からの残差信号を受けた加算器 7S2U1. 7S2U2. ···. 7S2Ukでは、その残差債量がそれ ぞれ I GU 5 \$101、5 \$102、…、5 \$10kからの干渉レプ リカ信号に加算される。これにより、加算器 7 S2U1、7 S2U2、…、7S2Ukから出力される個号は、それぞれ、等 1ステージで生成された他のユーザの干渉レブリカ信号 (マルチアクセス干渉)を除去した第1、第2、…、第 kのユーザからの受信信号になり、第2ステージのサー チャ4S2U1及びIGU 5S2U1、サーチャ4S2U2及びIG U 5 S2U2、…、サーチャ 4 S2Uk及び I G U 5 S2Ukに供給 される。

【0058】その整成保予を別けたサーチャ45201~4 SZMでは、上記サーチャ45101~4510比と同様の手順で マルチバスの情報が取得される。ただし、このとき用い る入力受信等は、第1ステージからの干浄レブリカ作 労により一度ツルチアクセス干渉が輸金された場合の IRないしSNIFが高い状態でマルチパについての バス検出を行ったができ、第1ステージよりも上離な 抽出無異異様できる。そして、1GU52311、5521 2、一、5520kは、かかる検出情報によるパス情報に でき、それぞれサーチャ45201、4520k、一、4520kと 同じ入力受信保予を用いて干渉レブリカ信号を生成す 5.

【0059】これにより、第2ステージでは、第1ステ 一ジよりも正確なパス情報に基づいて干渉レブリカ信号 が生成され、単に一度マルチアクセス干渉が除去された 入力受信信号を第2ステージのIGUで用いるだけの場 合よりも正確な干渉レプリカ信号が得られる。また、第 1ステージとは別に、IGU5S2U1~5S2Ukと同じ入力 受信信号を用いてサーチャ 4 S2U1~ 4 S2Ukで新たにマル チパスについてのパス検出を行っているので、第1ステ ージのサーチャ4SIUI~4SIUkでの検出結果自体が第2 ステージのサーチャ 4 S2UI ~ 4 S2Ukにおけるパス検出に 影響を与えることもない。

[0060] このようにしてIGU5S2U1、5S2U2、 …、5S2Ukで生成された干渉レプリカ伐号は、それぞれ 第3ステージの加算器7S3U1、7S3U2、…、7S3Ukと減 算器 6 S2に出力される。減算器 6 S2では、それらの干渉 レブリカ信号がパッファ381及び382を介した元々の受 信信号から減算され、第2ステージで生成されたすべて のユーザの干渉レプリカ信号を全体の受信信号から差し 引いた残差信号が第3ステージの各加算器70S3U1、7 OS3U2、…、7 OS3Ukに出力される。

【0061】減算器682からの残差信号を受けた加算器 7 S3U1、7 S3U2、…、7 S3Ukでは、その残差信号がそれ ぞれ I G U 5 S2U1、5 S2U2、…、5 S2Ukからの干渉レブ リカ信号に加算される。これにより、加算器7S3U1、7 S3U2、…、7S3Ukから出力される信号は、それぞれ、第 2ステージで生成された他のユーザの干渉レプリカ信号 (マルチアクセス干渉)を除去した第1、第2、…、第 kのユーザからの受信信号になり、第3ステージのサー チャ4S3UI及びIGU5S3UI、サーチャ4S3U2及びIG U 5 S3U2、…、サーチャ 4 S3Uk及び I G U 5 S3Ukに供給 30 される。

【0062】その受信信号を受けたサーチャ4S3U1~4 S3Ukでは、上記サーチャ4S1U1~4S1Uk及7\$4S2U1~4 S2Ukと間様の手順でマルチパスの情報が取得される。た だし、このとき用いる入力受信信号は、上記第1ステー ジ及び第2ステージと加算器7S3UI~7S3Ukでの処理に より、マルチアクセス干渉の除去が二度なされた信号で ある。したがって、第1ステージ及び第2ステージより も入力受信信号のSIR等が高い状態でマルチパスにつ いてのパス検出を行うことができ、第1ステージ及び第 40 2ステージよりも正確な検出結果を期待できる。そし て、IGU5S3U1、5S3U2、…、5S3Ukは、かかる絵出 結果によるパス情報に基づき、それぞれサーチャ4S3U 1、4S3U2、…、4S3Ukと同じ入力受信信号を用いて逆 拡散プロセス、レイク合成及び仮判定処理を行う。

【0063】これにより、第3ステージでは、第1ステ ージ及び第2ステージよりもさらに正確なパス情報に基 づいて逆拡散プロセス、レイク合成及び仮判定処理が行 われ、単に二度のマルチアクセス干渉除去を経た入力受 も正確な仮判定結果が得られる。また、第1ステージ及 び第2ステージとは別に、IGU 5 \$3U1~5 \$3Ukと同じ 入力受信信号を用いてサーチャ4S3UI~4S3Ukで新たに マルチパスについてのパス検出を行っているので、第1 ステージのサーチャ4SIU1~4SIUkや第2ステージのサ ーチャ 4 S2U1~ 4 S2Ukでの検出結果自体が第3ステージ での処理に影響を与えることもない。

【0064】このようにしてIGU5S3U1~5S3Ukで得 られた仮判定結果は、本マルチユーザ受債機による最終 的な判定出力とされる。すなわち、最終の第3ステージ にあるIGU5S3U1、5S3U2、…、5S3Ukでの仮判定結 果(硬判定結果ないし軟判定結果)は、復贈された第 1、第2、…、第kのユーザからの受信情報データとし て出力される。

【0065】本マルチユーザ受信機においては、以上の ようにサーチャとIGUの双方による処理が各ステージ 毎に並列的に行われ、後段のステージにおけるサーチャ が前段のステージよりも良好な慣号状態でマルチパスに ついてのパス検出を行う。また、各ステージにおける検 出結果は当該各ステージの I GUのみで用いられるの で、前段のステージにおける絵出結単自体が後段のステ 一ジにおけるパス検出に影響を与えることはない。さら に、各ステージのサーチャは、自身がバス情報を供給す るIGUと同じ入力受債債号からマルチパスの情報を検 出しているので、検出されるパス・タイミング等の情報 がIGUでの処理により即応したものとなる。これによ り、マルチパスについてのパス検出と干渉信号の生成が 各ステージで適切に行われ、より正確にマルチアクセス 干渉を低減することができる。

【0066】B. サーチャ及びIGUの構成形態 (1) 第1 機成影館 サーチャの構成

次に、上述した基本構成において採用し得るサーチャ及 びIGUの各種機成形態について説明する。図3は、第 1の構成形態におけるサーチャの構成を示した図であ る。この図に示すように、木構成形態におけるサーチャ は、整合フィルタ4a、遅延プロファイル湾無部4b. 仮候補パス選択部4c、SIR清重部4d、関値演算部 4 e、ピーク判定部4f及びピーク判定部4gを有して いる。

【0067】整合フィルタ4aは、遅延プロファイルを 取得する所定のサーチ窓(遅延時間軸上の所定区間)に 渡り、対応するユーザに割り当てられている拡散符号の タイミングをずらしながら入力受信信号を逆拡散し、逆 拡散後の信号を遅延プロファイル演算部46へ出力す る。遅延プロファイル演算部4bは、整合フィルタ4a からの逆拡散後の信号により、入力受信信号中に含まれ るパイロット信号等の受信レベルを各拡散符号タイミン グ毎に検出して遅延プロファイルを取得し、取得した遅 僧僧号を第3ステージのIGUで用いるだけの場合より 50 延プロファイルを仮候補パス選択部4c及びSIR演算

部4 dへ供給する。なお、悪麗プロファイル演算部4 b において選延プロファイルを取得する際の演算処理で は、上記選近プロファイル演算的4PC回標の同相加算 や電力加算、あるいは、それらの加算処理についてのフェージング変動に応じた選進化学を必要に応じて選定対 用することとしてもよい。

【0068】仮候補パス選択部4cは、遅延プロファイ ル演算部4 b からの遅延プロファイル中で極大値を示し ている受信レベルのピークを一定個数選出することによ り、選出した各ピークの拡散符号タイミングに対応する 10 パスをピーク判定用の仮候補パスとして選択する。この 仮候補パス選択部4 c は、選択した各仮候補パスを知ら せる情報をSIR演算部4dへ供給すると共に、選択し た各仮候補パスの拡散符号タイミング及びピーク受信レ ベルをピーク判定部4fとピーク判定部4gの双方へ供 給する。SIR演算部4dは、遅延プロファイル演算部 4 b からの遅延プロファイルにおいて、仮候補パス選択 部4cで選択された各仮候補パスのピークを除く受信レ ベルの要素を平均化することにより、パスの判定に用い るための干渉電力を演算する。そして、各仮録補パスの 20 ピーク受信レベルをS (信号電力)、演算した干渉電力 をI(干渉電力)としてSIRを演算し、そのSIRを 関値演算部40へ供給する。.

【OO 68】関連演集器4。は、レイクを設受信を行う べきバスを判定するためのレイク用関値下 RAMEと、信 号レブリカの生成をすべきバスを判定するためのレブリ カ用関値下 REPとをそれぞれが銀担「演算する。すなわ も、関値演集等4。は、S I 下級業額4 dからのS I R に基づき、I G U のレイク検波フィンガに対するパス・30 グイミングとして判定するピークの受信レベル関値(レ ブリカ生成フィンガに対するパス・30 プリカ生成フィンガに対するパス・9々1 まするピークの関値は「B U のレブリカカ関値下 REE P) を定める。本構成形態においては、関値演集部4。 でレブリカ用関値下 REPと演算する形態の一般とし で、基本的に任い5 I RC REI U であい 権定型。高いS I Rに対して低い値を定める形態を採用することにす

[0070] 例えば、SIRが低い場合には、多くのパスからの個号をレイク合成して個号電力を高めるのが好もましいが、あまり多くのパスに対応する個号レブリカを生成すると干渉レブリカ信号に振った信号レブリカが合めたれる可能性が低くなる。その、低いSIRが上の対しては、配像ビガリカ開催すトRPMEよりも高いは、SIRが十分高い場合には、多くのパスに対応する信息とガリカ生生成すれば干渉レブリカ復号の側度を高めることができる。そこで、十分に高いSIRに対しては、服像ビガリカ用機質トRPMEは下BMEとりも低い機をガリカ用機質トRPMEに対しては、服像定ガリカ用機質トRPMEに下きしてする。50

[0071]このように、レイク合成用パスとレブリカ 生成用パスを選択するための影適な規準は必ずしも同一 でないので、開催演業部40は、レイク用開催TRAME とレブリカ用開催TREPをそれぞれ独立した開催をと て、SIR等に近に是着空を整設するためので 行に表し、レイク用開催TRAMEをピーク判定部4 fに供給し、レブリカ用開催TREPをピーク判定第4 原に供給する。

【〇〇72】 ピーク特別連絡 4 ドは、仮検機・1ス選択機 4 のから各板機・1人の拡散符号タイミングとピーク受信 レベルを受け、それらの各板検網・1人のピーク受信しべ ルが構造演算器 4 のからのレイク用開催 下 RAUKを指え さものであるかあかを特定する。この特定の熱策に基づ さ、ピーク特定部 4 ドは、レイク用開催 下 RAUKを指え るをピーク受用レベルの拡散符号タイミングをレイクを 成用パスの多イス・タイミング・レイク用開催 下 RAU 低を超えるピーク受信 レベルの借数 ときめた接続パス 情報を1 信以 (レイク検波 フィガ) へ出力する。 3 は、接続パス情報には、必要に応じてもレイクを成用パスの機 の他の構像と「会し、サータ性 にいいの大きさの順位) 等の他の情報を含めるものとしてもよい。

【0073】ピーク判定部4gは、仮候補パス選択部4 cから各仮候補パスの拡散符号タイミングとピーク受信 レベルを受け、それらの各仮候補パスのピーク受信レベ ルが関値演算部4 o からのレプリカ用間値 T h REPを超 えるものであるか否かを判定する。この判定の結果に基 づき、ピーク判定部4gは、レプリカ用間値ThREPを 超える各ピーク受信レベルの拡散符号タイミングを信号 レプリカ生成用パスの各パス・タイミングとし、それら のパス・タイミングや信号レブリカ生成用パスの数(レ プリカ用配値TトREPを超えるピーク受債レベルの個 数)を含めたレブリカ用パス情報をIGU(レブリカキ 成フィンガ)へ出力する。なお、レブリカ用パス情報に は、必要に応じて各信号レプリカ生成用バスの受信強度 順位(ピーク受信レベルの大きさの順位)等の他の情報 を含めるものとしてもよい。 【0074】・1GUの構成

一方、このようなサーデャの開席に対応する1 GUの構成としては、図4に示したものを採用することができる。図4の1 GUは、それぞわティル権定器を5。送鉱散器5 b 及びチャネル権定器で、では、サインをでは、サインがあり、サインをでは、サインをは、サ

スの) 信号レブリカを生成するフィンガであり、それぞれがレイク被変フィンガ5円1~5FDn、レイク合成器5 d及び仮判定器5 cでのレイク合成及び仮判定処理(詳細は後述)を介して得られた信号を再び拡散変請する再拡散がプロセスを実行する。

【0075】このIGUにおいては、レイク検波フィン ガの個数nとレブリカ生成フィンガの個数mが同一であ る必要はなく、動作するレイク検波フィンガとレブリカ 生成フィンガは必ずしも 1 対 1 に対応しない。これは、 図示のようにレイク検波フィンガ5FD1~5FDnが保袖パ 10 ス情報を受けて動作するのに対し、レブリカ生成フィン ガ5FG1~5FGmが候補パス情報から独立したレプリカ用 パス情報を受けて動作するためである。すなわち、サー チャからの上記候補パス情報は、各レイク合成用パスに 係る情報毎に一つのレイク検波フィンガのチャネル推定 器5a、逆拡散器5b及びチャネル補正器5cへ供給さ れ、上記レブリカ用パス情報は、各レブリカ生成用パス に係る情報毎に一つのレプリカ生成フィンガのチャネル 逆補正器5gへ供給される。これにより、レイク体波フ ィンガの割当及び各レイク検波フィンガでの逆拡散タイ 20 ミングと、レブリカ生成フィンガの割当及び各レブリカ 生成フィンガでの信号レプリカ送出タイミングとがそれ ぞれ別に指定される。なお、レイク検波フィンガのうち で候補パス情報を供給されなかったものは動作せず、レ プリカ生成フィンガのうちでレプリカ用バス情報を供給 されなかったものも動作しない。

【0078】チャネル推定器ちょは、装積バス情報中の パス・タイミングに従って入力受信指导中のパイロット 信号を送該払、場合れたパイロット保号と反映のパイ ロット信号を比較する。この比較により、チャネル推定 20 器とは、指定されたタイミングのレイク合成用パスに おける受信信号が縁転送落比で受けたが相関を必要値 変化等のテャネル支撃。(フェージングによるチャネル変 動)を推定し、推定結果をチャネル補正器5。及びチャ ネル連補正器5g~供給する。

【0077】ここで、チャネル推定器5点は、そのチャネル推定器5点は、そのチャネル推定器5点があるレイク検波フィンガのレイク合成用パスと同一のパスをレブリカ生成用パスとするレブリカ生成フィンガのチャルを潜転器5点に対して推定結果を興味するものとする。例えば、レイク検波フィンガ 40 の割当(各レイク検波フィンガ 50 にの 5円以、一と割り当てると共に、レブリカ生成フィンガ 40 にの 10 にの 10

当てると共に、レブリカ生成フィンガの割当において、バス・マイミングの選逐時間が早い (著しくは遅い) レ ブリカ生成用バスを順にレブリカ生成用フィンガ5F6 1、5F62、5F62、一と割り当てる。このようなフィンガ割台を選査行うことにより、例えば、参照符号における半角条字中のフィンガ番号が一であるレブリスナリカリカーであるレブリスンガのチャネル連補正器5gに対し、各レイク合成フィンガのチャネル推定器5gに対し、各レイク合成フィンガのチャネル推定器5gに対し、各レイク合成フィンガのチャネル推定器5gに対し、各レイク合成フィンガのチャネル推定器5gに対し、各レイク合成フィンガのチャネル推定器5gに対し、

【0078】逆拡散器5 bは、前配候補パス情報中のパ ス・タイミングに従って入力受債債長(パイロット債号 やデータ信号等を含めた入力受信信号)を逆拡散し、チ ヤネル補正器50へ出力する。チャネル補正器50は、 チャネル推定器5 aからの推定結果に基づき、逆拡散器 5 b で逆拡散された入力受信信号の位相や振幅等を推定 されたチャネル変動を受ける前の状態に補正するチャネ ル補正を行う。これにより、チャネル補正後の債長は、 逆拡散をしたレイク合成用パスの受信強度に応じて最大 比合成のための重み付けもなされた信号となる。また、 チャネル補正器5 cは、前配候補パス情報に基づいてチ ヤネル補正後の信号の出力タイミングを調整し、 逆拡散 及びチャネル補正を経た各レイク合成用パスの入力受信 信号がレイク合成器5 dに対してすべてのレイク検波フ ィンガから同じタイミングで出力されるようにする。 【0079】レイク合成器5dは、各レイク検波フィン ガから出力された情景をすべて加算する。これにより、 各レイク合成用パスを経由して来た受信信号がそれぞれ 逆拡散されてレイク合成されることになる。仮判定器5 oは、そのレイク合成後の信号レベルを研判定する仮判 定処理を行う判定器であり、判定結果に応じた信号をレ プリカ生成フィンガへ出力する。この判定結果が示す値 は、干渉レプリカ信号生成中の仮の受信デーな期完値で あるが、最後段のステージにおけるIGUでは、その値 を(図中の破線で示すように)受信情報データの最終的 な判定出力とする。

(108日) なお、仮料定器5。での仮料定処理は、必 要に応じて数特定によって行うこととしてもよい。ま た、干渉レブリカ信号を生成するための仮料定シンボル については、レブリカ生成フィンガへ入力する側に脚匠 係数(1よりかさい係数)を乗することにより、干渉キ マンセラ受債機としての性能を向しさせる予法が知られ ている。本実施形態における16U(関々や後述する 60IGU等)でもその予法を利用することができ、例 系は、仮料定数5。とレブリカをよフィンガ5FG1で5 Gnとの間に適宜即圧係数乗業用の演業器を設け、抑圧係 数差果じた信号がレブリカ生成フィンガ5FG1~5FGnへ 入力されるようにしてもい。

【0081】再拡散器5fは、仮判定器5eからの判定 結果に応じた信号を再び拡散変調し、チャネル逆補正器 05gに出力する。チャネル逆補正器5gは、その再拡散 された信号に対し、チャネル推定器 5 a からの推定結果 に基づいてチャネル補正器 5 でしたチャネル補正を元 に戻すチャネル逆補正 (位相が回転したり振幅が変化し たりしている元の入力受信信号の状態に戻す逆の補正) を行う。

【0082】ここで、上記チャネル推定器5aからの推 定結果は、上述したようにレイク合成用パスと同一のパ スをレプリカ生成用パスとするレプリカ牛成フィンガの チャネル逆補正器5gに対して供給される。したがっ て、レプリカ生成用パスの方がレイク合成用パスよりも 10 多い場合には、候補パス情報に基づいて動作するチャネ ル推定器5 a からはチャネル推定結果を供給されないチ ヤネル逆補正器5gがあることになる。そこで、かかる チャネル逆補正器5gで処理すべきレプリカ生成用パス については、そのレプリカ用パス情報を用いたチャネル 推定を必要に応じて行い、チャネル逆補正器5gに対し てチャネル推定結果が供給されるようにする。例えば、 サーチャで得られた候補パス情報とレブリカ用パス情報 に基づき、対応するレイク合成用パスがないレプリカ生 成用パスのレブリカ用パス情報を空いているレイク検波 20 フィンガのチャネル推定器5g (候補パス情報を供給し ないチャネル推定器5a)に供給することとし、そのチ ヤネル推定器5aが当該レプリカ生成用パスについての チャネル推定を行い、当該レブリカ生成用パスについて のチャネル逆補正を行うチャネル逆補正器5gに推定結 果を供給するようにする。

【0083】レプリカ用パス情報が供給されるチャネル 逆補正器5gに対しては、このようにしてすべてにチャ ネル推定結果を供給し、チャネル逆補正器5gが各レプ リカ生成用パスについてのチャネル逆補正を行うものと 30 する(対応するレイク合成用パスがないレブリカ生成用 パスについては、チャネル補正器5cでしたチャネル補 正を元に戻すわけではないが、位相回転や振幅変化を元 の入力受信信号における状態に戻す同形態の逆の補正を 行う。)。このチャネル逆補正により、各レプリカ生成 用パスについての再拡散後の信号は、当該各レブリカ生 成用パスの受信強度に応じた信号成分に分散され、元の 入力受信信号中にあったときのレベルに戻されることに なる。そして、チャネル逆補正器5gは、チャネル逆補 正後の信号の出力タイミングをレブリカ用パス情報に基 40 づいて調整し、それぞれのレブリカ生成フィンガからの 信号レプリカが元の入力受信信号中にあったときと同じ タイミングで加算器 5 hに出力されるようにする。

【0084】加算器5hは、各レブリカ生成フィンガからの信号レブリカを加算し、干渉レブリカ信号として出力する。

[0085]·動作

図1のマルチユーザ受信機において、サーチャ4SIU1~ 4S3Ukに図3の構成によるサーチャを用いると共に、I GU5SIU1~5S3Ukに図4の構成によるIGUを用いる 50 ことにすると、全体的な動作は上記基本構成の場合と同 接に並列的に進行していくが、各ステージにおける各サ ーマークリス 会出動作と各 I GUの干渉生成動作は上途 した動作とは異なる影響になる。

【0086】すなわち、各ステージにおいて各サーチャ に入力受信信号が供給されると、その入力受信信号が整 合フィルタ4aで順次逆拡散され、サーチ窓の範囲に渡 る逆拡散後の信号が遅延プロファイル演算部4 b に供給 される。遅延プロファイル清算部4bでは、供給された 逆拡散後の信号から遅延プロファイルが演算され、仮候 補パス選択無4cとS1R海算無4dに供給される。そ の遅延プロファイルを受けた仮候補バス選択部4cでは 仮候補パスが選択され、各仮候補パスがSIR演算部4 dに知らされると共に、各仮候補パスの拡散符号タイミ ング及びピーク受信レベルがピーク判定部4f及びピー ク判定部4gの双方へ供給される。仮候補パスを知らさ れたSIR演算部4dでは、それらの仮候補パスと遅延 プロファイル演算部4bからの遅延プロファイルとに基 づいてSIRが演算され、関値演算部4eに供給され る。

【GOB7】そして、関連演算第4。では、SIR漢章 着4 dからのSIRに基づき、レイク合成用パスの料定 関係とレブリカ主成用パスの村定開始がそれぞれ別個に 漢事される。これにより、互いに独立したレイク用開成 下 PARKEとレブリカ用関値 下 IPSがはかられ、ピーク 判定部41に対してレイク用開催 下 IRNKEが供給される と共に、ピーク判定部4gに対してレブリカ用開催 下 IRNKEが供給される

[OO88] ピーク制定部4ドでは、仮候機パス選択部 4。から供給された各板候網パスのピーク受信レイルを 間値演算解4。からのレイク用機値下RRMEと比較し、 レイク用限値下RRMEを超えるピーク受信レベルの拡散 符号タイミングをレイク合成用パスのパ、タイミング と判定する。その制定結果に基づき、ピーク判定略4 は、各レイク合成用パスのパス・タイミングやレイク合 成用パスの数等を含む技術/パズ情報を1GUのレイク技 ジフィンが人供わする。

【0083】一方、ビーク判定第4gでは、仮候制なス 選択部4cから供給された各板候補パスのピーク受信し ベルを関連業算等4eからのレブリカ開機性下れ限Pと 比較し、レブリカ開機性下トRPを超えるピーク受信レ ベルの鉱設符号タイミングをレブリカ生成用パスのパス ・タイミングと判定する。その特定無限に高づき、ビー ク判定等4gは、各レブリカ生成用パスのパス・タイミ ングやレブリカ生成用パスの数等を含むレブリカ用パス 情報を1GUのレブリカ生成フィンガへ供給する。

【0090】これにより、ピーク判定部4gでは、前配 レイク用職値ThRMにから独立した開値を判定基準とし てレブリカ生成用パスが選択され、その選択されたレブ リカ生成用パスに係るパス情報が前が幹端パス情報とは 別報のレブリカ用バス情報としてIGUに供給される。 すなわち、IGUに対しては、レイク合成のためのパス 情報とレブリカ生成のためのパス代情報がそれを独立し て供給され、それらのパス情報が得られた入力受信信号 と同じ入力受信信号を用いるIGUでの処理が開始される。

[0091]ます、候補バス情報を受けたレイク検波フィンガでは、その候補バス情報中の参バス・タイミング 等に使ってチャネル性定器 5 ciによるチャネル性定、波 拡散器 5 biによる亜鉱散及びチャネル補正器 5 ciによる チャネル補正が行われ、金レイク合成用バス級に迷鉱が プロセスが実行される。そして、各レイク検波フィンガ から出力された信号がレイク合成器 5 d で合成され、合 成後の商号により仮判定器 5 c での仮判定処理がなされ る。

【0092】ここで、一つのレイク検波フィンガは、候

補パス情報中の一つのレイク合成用パスに係る逆拡散プ ロセスを担当する。したがって、動作するレイク検波フ ィンガの数は候補パス情報で指定されたレイク合成用パ スの数に等しく、その数分のマルチパスに対応する受信 20 信号がレイク合成され、仮判定器5eでの仮判定処理に より復調されることになる。これにより、受信情報デー タが一旦復調され、その受信情報データを示す信号が仮 判定器5 m からレプリカ生成フィンガへ供給される。 【〇〇93】仮判定器5 mからの信号をレブリカ生成フ ィンガ側が受けると、上記ピーク判定部4gからレプリ カ用パス情報を供給されているレブリカ生成フィンガに おいて再拡散プロセスが実行される。すなわち、レプリ カ生成フィンガでは、再拡散器5 fによる再拡散及びチ ヤネル逆補正器5gによるチャネル逆補正が行われ、各 30 レブリカ生成用パス毎に再拡散プロセスが実行される。 そして、再拡散プロセスを経た信号レブリカがレブリカ 用パス情報中の各パス・タイミングに従って各レプリカ 生成フィンガから出力され、加算器5ヵで加算されて干 渉レプリカ信号として出力される。

[0094] ここで、一つのレブリカ生成フィンガは、 レブリカ用バス情報中の一つのレブリカ生成用バスに係 毎階鉱版プロセスを担当する。したがって、動作するレ ブリカ生成フィンガの数はレブリカ用バス情報で指定さ れたレブリカ生現川バスの数に等しく、その数分のマル テバスに対応する信号レブリカが加東語 5 h で加拿さ れ、干勢レブリカ信号として I G Uから出力されること になる。

【0095】このように、木構成形態によれば、模様パス情報とレブリカ用パス情報がそれぞれの異なる際値に基づして取得され、レイク検波フィンガとレブリカ生成フィンガに対してそれぞれ独立してフィンガの割当やパス・タイミング等の指定がなされる。すなわち、レイクら成のためのパス情報とレブリカ生成のためのパス情報がそれぞれ異なる原準によって生成され、レイク検索フ50

ィンガとレブリカ生成フィンガがそれぞれ独立して制御 される。したがって、レイク合成のためのバス情報生成 とレブリカ生成のためのバス情報生成におけるそれぞれ の規律をSIRやSNIR等に応じて最適化し、レイク 合成用のマルチパス選択とレブリカ生成用のバス設定を それぞれ基本領域することが可能である。

【0096】例えば、誤った信号レブリカが生成される と後続の処理に悪影響を及ぼすので、受債強度が弱い (SIRないしSNIRが低い) パスをレブリカ用パス に選択して信号レプリカを生成するのは好ましくない。 これに対し、本構成形態においては、SIRが低ければ 上記聞值演算部4 oによってレイク用閾値 T h RAKEより も高いレプリカ用間値ThREPが設定され、そのレプリ カ用関値 ThREPによって上記ピーク判定部4gでパス ・タイミングが判定される。したがって、比較的受信状 悠が良好なパスだけをレブリカ生成用パスに選択するこ とになるので、誤った信号レブリカの生成を防止するこ とができる。さらに、受信強度が弱いパスはチャネル推 定結果が低品質なものとなるが、かかるチャネル推定結 果による悪影響を生じさせるようなパスの信号レブリカ を排除することにもなる。一方、SIRが十分高い場合 には、関値演算部4eによってレイク用間値ThRAKEよ りも低いレプリカ用閾値 ThREPが設定され、そのレブ リカ用配値ThREPによってピーク判定部4gでパス・ タイミングが判定される。したがって、比較的多くのレ ブリカ生成用パスを選択することになり、多くのパスに 対応する信号レブリカを生成して干渉レプリカ信号の精 度を高めることができる。

【0097】そして、マルテステージデ書キャンセラに おいては、後段のステージに進むにつれてSIR等の信 号状態が負くなるので、木壌点形態におけるレブリカ用 開催TトルEPは、後皮のステージに進むにつれて(増大 するSIRに応じて)徐々に低い値に設定されることに なる。したがって、SIRが低い切めの力のステージで は、鎖りでないことが確かな少ない個号/ブリカによる 小量の干渉レブリカ信号が除法され、SIRが底くなる 後段のステージに進むにつれて正確さき増したより多く の信号レブリカによる干渉レブリカ信号が除法されてい く。これにより、マルチステージデきセンゼラスの 個能を有効に活用した適切な干渉除去を実現することが でき、スルチユーザ受信機の性能をより向上させること ができる。

【GO98】なお、このようなアプローチは、バス帳の 重み付け孫敦ないし即圧係散を胸致さ 市井キャンセラ に割対する。しか、本種派影響では、サーチャンセラ 出版出力によって干渉レブリカ僧号の生成自体を解析す るので、IGUへの入力受信号に応じた適切な信号レ ブリカだけを生成することができ、無駄な信号レブリカ の生成音回蓋することもできる。

【0099】(2)第2構成影態

(17)

第2の構成形態におけるサーチャの構成を図5に示す。 このサーチャは、上記第1構成形態におけるサーチャを 簡略化したものであり、図3のサーチャ同様の整合フィ ルタ4a、遅延プロファイル演算部4b、SIR演算部 4 d 及び関値演算部 4 e を有し、図3のサーチャとは信 号授受形態等が異なる仮候補パス選択部4 g', ビーク 判定部4 f'及びピーク判定部4 g'を有している。 【0100】仮候補パス選択部4c'は、上記仮候補パ ス選択部4 c と同様に仮候補パスを選択し、選択した各 仮候補パスをSIR演算部4dに知らせるが、選択した 10 各仮候補パスの拡散符号タイミング及びピーク受信レベ ルをピーク判定部4 f'にのみ供給する。ピーク判定部 4 f'は、仮候補パス選択部4c'からの各仮候補パス の拡散符号タイミング及びピーク受信レベルと関値消算 部4 o からのレイク用関値ThRAKEとを用い、上記ピー ク判定部4fと同様の判定を行って候補パス情報をIG U (レイク検波フィンガ) へ出力するが、その保祉パス 情報をピーク判定部4g′にも供給する。このとき、ピ 一ク判定部4f′は、ピーク判定部4g′に対しては検 補パス情報中にレイク用関値ThRAKEを超える各ピーク 20 受信レベルも含めて供給する。

【0101】ピータ判定器をよ、は、ピーク判定器4(、 ピーク判定器4(、からの機構バス情報中にある各ピーク受信レイルが関値実際84をからレブリカ用間離す ト RPPを超えるものであるか否かを判定する。この判定の結果に基づき、ピーク判定器48(は、レブリカ用間離下ト RPPを超える各ピーク受債レベルの拡放符号タイミングを信号レブリカ生成用バスの勢(レブリカ用関値下 R RPPを超えるピーク受債レベルの個数と含めたレブリカ用パイ債機を1GU(レブリカ生成アンガ)、出出する。

【0102】すなわち、ピーク判定部4g′は、レイク 合成用パスを示すピークとしてピーク判定部4f'で表 ばれたものの中からレブリカ生成用パスを示すビークを 選ぶようになっている。これにより、マルチパスとして (レイク合成用にではあるが) 一度選ばれたパスからさ らにレブリカ生成用パスが選抜されるので、不適切なレ プリカ生成用パスの選択がより確実に防止されることに なり、特に受信状態が悪い場合(SIR、SNIRない 40 **しSN比が低い場合**) に有効となる。また、上記ピーク 判定部4gがピーク判定部4f同様に各仮候補パスのピ 一ク受信レベルを判定対象とするのに対し、ピーク判定 部4g'はピーク判定部4f'から与えられるピーク号 信レベルのみを判定対象とするので、レブリカ用パス情 報を取得するための演算処理量を減らすことができ、そ の演算処理に要する回路等の簡略化や縮小化を図ること もできる。なお、上記ピーク判定部4f、4g同様、ピ 一ク判定部4 f'、4g'から出力する帰補パス情報。 レプリカ用パス情報についても、それぞれ、各レイク会 50 成用パスの受信強度順位、各信号レプリカ生成用パスの 受信強度順位等の他の情報を必要に応じて含めることに してもよい。

【0103】このような構成により、図5のサーチャ は、上記第1構成形態におけるサーチャと同種の候補パ ス情報とレブリカ用パス情報をIGUへ供給するものと なっている。したがって、図1のマルチユーザ受信機で 図5のサーチャをサーチャ4S1U1~4S3Ukに用いる場合 には、IGU5S1U1~5S3Ukに上記図4のIGUを用い ることができる。その場合の動作では、各ステージの各 サーチャにおいて、上述したようにピーク判定部4 f' からの候補パス情報に基づいてピーク判定部4g'での 判定が行われる。そして、各サーチャから候補パス情報 とレプリカ用パス情報がそれぞれIGUへ供給され、上 記第1様成形態の場合と同様にレイク検波フィンガとレ ブリカ生成フィンガがそれぞれ独立して制御される。こ れにより、上記同様にレイク合成用のマルチパス選択と レプリカ生成用のパス設定をそれぞれ適応制御すること ができ、適切な干渉除去を行うことができる。 【0104】なお、本様成形態においては、ピーク判定 部4 f' で選ばれたレイク合成用パスからピーク判定部 4g' がレプリカ生成用パスを選抜することとしている

4g' がレブリカ生原用バスを選抜することとしている ので、レブリカ生原用バスを選抜することとしている 知下となる。したがって、「GU D5 IUIーら53以に上起 図4の I GU を用いる場合においては、レブリカ用パス 情報を供給されるすべてのティキル逆軸正響5g に対 し、対応するシイクを房用バスの接軸バス情報に基づ収 供給されることになり、それらのティキル逆軸医8g でのため、実施パス保護を供給されないティキル地差響5g でのため、実施パス保護を供給されないティキル地差響5g でのため、実施パス保護を供給されないティキル地差響5 を上記第「構成形態のように適宜動作させたりするを 軽はない。

【0105】(3)第3構成形態

第3の構成形態における1GUの構成を図6に示す。本 構成形態は、上近郊2構成形態におけるサーデャに単し た機能の一部を1GU 側に持たせ形態である。円 水土 を構成形態における1GUは、それぞれテャネ ル性変響5a、近地散響5b及びテャネル構正整5c。 を有する「個のレイク接辺フィンガラFDI・5FDIP」と イク合成器5dと、仮判定器5eと、それぞれ再拡散器 5f及びデャネル逆補正器5g、を有する所額のレプリ 力生成フィンガ5FG・5FG地、レプリ カ用パス制御部51とによって構成されている。 【0106】これもの構成業素のうち、テャネル推定器 5a、遊散散器5b、レイク度発着5d、板甲発着5a、

5 a、逆拡散器5 b、レイク合成器5 d、を判定器5 c、再拡散器5 b、レイク合成器5 d、皮判定器5 c、再拡散器5 f及び加算器5 hは、図4の1 G Uにおけるものと同様の機能を担う。チャネル補正器5 c ど同様の機能を担うのに加え、チャネル補正器6 c と同様の機能を担うのに加え、チャネル補正後の信号をレブリカ

用パス制御部5iへも出力する。

[0107] レブリカ用バス制物報告:は、レイク検波フィンガル供給された技術パス情報と各レイク検波フィンガ(長字ャネル補正報56°) から出力されるテャネル補正後の信号を受け、それらに基づいて上記レブリカ川バス情報に相当する情報をレブリカ生成フィンガル供助ける。各レイク検波フィンガからのチャネル補正後の信号時に、授権バス情報における各レイクを採用バスの受信信号項を分岐に上後波信号に出当するので、レブリカ用バス制御部51は、それらの検波信息の対象に基づしいて各レイク合成用バスをレブリカ生成用バスとして関用するか否かを利度する。

【0108】 すなわち、後波された個号の強度が低いレイク合成用パスについては、有効な信号レブリカの生成 が期待できないのでレブリカ生規パスに短用しない。 これに対し、検波された信号の急速が高いレイク合成用 パスについては、有効な信号・リブリカの生成が期待でき るのでレブリカ生成用パスとして使用する。例えば、デャネル補正後の信号速度が上記レブリカ用機度下 1 hBP に対応する登録を上回る場合には、そのレイクも成用パ スをレブリカ生成用パスとして使用するようにする。レ リカ用パス制御部51は、このようにして候補パス情 報にあるレイク合成用パスからレブリカ生成用パスを選 訳する。そして、選択した各レブリカ生成用パスのパス タイミング等を接続・2 体機がら始出し、レブリカ用 パス情報としてレブリカ生成フィンがへ供給する。 [0100]

101 101 なお、本構成形態においては、レブリカ用 40 パス制御器5 i が発摘パス情報にあるレイク合成用パス からレブリカ生原用パスを割することとしているので、レブリカ生成用パスの数はレイク合成用パスの数以下となる。したがって、レブリカ用パスの数はのようなので、レブリカ用パス情報を供給されるすべてのテャル逆補 正要5 g / に対し、対応するレイク合成用パスの検絡パスの検絡パスの検絡が、工機性に基づいて配件するテャネル推定審5 g からテャネル連補運動5 g / でのテャネル連補正がそれぞれ行われることになり、それらのチャネル連補運動5 g / でのテャネル連補正がそれぞれ行われることになる。

[0 1 1 1] 以上の構成による I G Uは、人力受配信号から不多ルプリー機号を生成するに当たり、ケーテャからのバス情報としてレイラ合成用のバス情報だけを必要とする。したがって、図6の1 G Uは、図 1 1 等の在来のリーテンと共工信制することができ、選「のでエスシーテンと共工信制することができる。大大、図 3のサーチャにおいてビーク判定部・g と取りより、あるいは、図 5 のサーチャにおいてビーク判定部・g と取りより、大き取りより、大き取りより、大き取りより、大き取りより、大き取りより、大き取りより、大き取りまり、大きな関係であります。

【0 1 2 2 かかるサーテャと共に図6の】GU を図1 のマルチューザ受機機で(I GU 55 III) I GU 85 SI Wー I GU 85 III ー I GU 85 SI Wー I GU 85 III ー I GU 85 SI Wー I GU 85 III ー I GU 85 SI Wー I GU 85 III ー I GU 85 SI Wー I GU 85 III ー I GU 85 II ー I GU 85 III ー I

【0113】 なお、関のの16 Uでは、レブリカ所パス 制態的51がテャネル権圧後の個骨を入力としてレブリ 力生成用のパスを将定することとしたが、これに関もす 合パスの受政状態等を評価し等ら他の信号を入力として 特定を行うことしてもよい、例えば、チャネル様正哲 切差を行うことしてもよい、例えば、チャネル様正哲 初期第51・保給することとし、逆拡散器5かからの信 号の電力等に基づいてレブリカ生成用のパスを特定して もよい、行サネル権正正よる副差が大きいと見込まれる 場合には、このかが新効である。)。

【O 11 4 3 以上のサーティ及び1 G L の帰席を整によれば、上述したようにレイク合成のための技術1へ貨機を大札では、してから成用のマルチパス選択とレブリカ生原用のパス設定をそれぞれませた。 エステージでそれぞれ来行されるので、上記基本構成影響の婚者よりもさらに正確な干渉レブリカ債号を走済することができ、マルチューザ第12年、ファンジでき、マルチューザ東債機の性能をより一層高的ることができ、マルチューザ受債機の性能をより一層高的ることができ、マルチューザ受債機の性能をより一層高的ることができ、マルチューザ受債機の性能をより一層高的ることができ、マルチューザ受債機の性能をより一層高的ることができ、マルチューザ受債機の性能をより一層高的ることができ、マルチューザ受債機の性能をより一層高的ることができ、マルチューザを開発していません。

- 【0115】C. サーチ窓の変更
- (1) 推成
- 50 サーチ窓におけるパスの検出分解能は、遅延プロファイ

ルのレベルを検出するオーバーサンプリング・レートに よって決まる。サーチャの回路爆壊や処理時間を一定と した場合、サーチ版については、一般にサーチ窓内のオーバーサンプリング・レートとサーチ窓の幅との間にト レードーオフ閣をが定立する、例えば、4倍の高速オーバーサンプリングを行う(パス検出分解能を4倍にす る)と、遅延プロファイルのレベル検出開解が1ノ4に なるので、検出開催セサーデ窓の傾に1ノ4になる。こ のため、サーチ窓の幅を変えずに高精度なバス検出を行 うには、サーチャの回路環境を大きくしたり処理時間を 長く確保したりすることが必要になる。

[0116] これに対し、未実施形態におけるマルチス テージ干渉キャンセラは、各ステージにサーチャを有し ており、SIRの高い後段のステージにあるサーチャで 正確なバス検出が期待できる構成になっている。この構 底によれば、各ステージにおけるサーチャのサー芝店に ついて、オーバーサンブリング・レート、様ないし位置 等をそれぞ礼置宝更することにより、サーチャの回路 規模や処理時間を一定としたまま構成の高いバス検出を 行うことができる。

【0117】図7は、かかるサーチ室の変更を実現する
マルチューザ受信機は、上記「A、基本構造形態」並びに
「B・サーチャ及び」GUの構造形態」立びに
「B・サーチャ及び」GUの構造形態」で述べた構成に
よるマルチューザ受機機はおいて、さらなる機能を追加
した図売のサーチャ45IU「 ~ 453IM、を採用したもの
となっている。すなわち、サーチャ45IU「 ~ 453IM、 (図2、図3・又は図5
のサーチャ45IU「~ 453IM、(図2、図3・又は図5
のサーチャ)と同様の機能を有し、それに加えてサーチ
恋を変更する機能を備えている。サーチ室の変更は、サ
のチャ45IU「~453IM」のそれぞれにおいて、入力受
信信号を取り込むサンプリングのタイミングを制調する
ことによって行われる。

【0118】一般のマルチステージ干渉キャンセラにお いては、各ステージのIGUに対し、最初に無線信号を オーバーサンプリングした受信時と同じオーバーサンプ リング・レートで処理対象の受信信号を供給する。図7 の構成例もこれに準じたものとなっており、サーチャ4 S1U1'~4 S3Uk'及び I G U 5 S1U1~5 S3Ukに対して受 信時と同じオーバーサンプリング・レートで入力受信信 40 号が供給される。そこで、サーチャ4SIUI'~4S3Uk' は、それぞれ、その入力受信信号を取り込むサンプリン グ・レートを適宜変更することにより、サーチ窓内のオ 一パーサンプリング・レートを変更する。また、その入 力受信信号を取り込むサンプリングの開始点、終了点及 び再開点を適宜設定することにより、サーチ室の位置と 幅を変更する。なお、サーチ窓内のオーバーサンプリン グ・レートは、受信時のオーバーサンプリング・レート (無線信号処理部2でのオーバーサンプリング・レー ト) に対応するレートより高くすることはできないの

で、そのレート以下の範囲で適宜選定する。

【0119】また、第1ステージのサーチャ4SIUI'、 4S1U2'、…、4S1Uk'は、それぞれ取得したパス情報 におけるレイク合成用パスの各パス・タイミングを第2 ステージのサーチャ4S2U1'、4S2U2'、…、4S2Uk' へ供給する。第2ステージのサーチャ4S2U1′、4S2U 2' . … 4 S2Uk' は、それぞれ取得したパス情報にお けるレイク合成用パスの各パス・タイミングを第3ステ ージのサーチャ4 S3U1'、4 S3U2'、…、4 S3Uk'へ供 給する。そして、第2ステージのサーチャ4S2U1'、 S2U2'、…、4 S2Uk'、第3ステージのサーチャ4S3U 1'、4S3U2'、…、4S3Uk'は、それぞれ、遅延時間 輸上における供給された各パス・タイミング前後の所定 区間(例えば、パス・タイミング前後の予め定めたチッ プ数分に相当する区間) をサーチ窓に設定し、そのサー チ窓に対して適切な検出分解能によるパス検出が行われ るようにオーバーサンプリング・レートを制御する。 【0120】(2)動作

- このような構成において、例えば、第1のユーザからの 信号受債動作が開始されると、第1ステージのサーデャ 45IU'は、低いオーバーサンブリング・レート(例え ばチップ・レートに設定し、そのオーバーサンブ リング・レートに設定し、そのオーバーサンブ リング・レートに設定し、そのオーバーサンブ 野工選を繰り解しの配り返信書をサンブリングして 遅延プロファイル演算を行う。これにより、広いサー デ窓に選を総分解的の配い返還フロファイルが与 れ、その遅延プロファイルから後出されたレイク合成用 バスの各パス・タイミングが第2ステージのサーデャ4 52II'に供給される。
- 【0122】例えば、第1ステージのサーチャ45IUI'において、関名中に赤す広いサーチ窓のに渡って難い検 山分解能による選延プロファイル(図中上股の選連時間 権上にある選延プロファイル)を取得し、P1、P2及び P3のピーク・タイミングがレイクを成用パスのパス・ タイミングとして検出されたとする。すると、第2ステ ージのサーチャ452II'に対してパス・タイミングP

1、P2及びP3を知らせる情報が供給され、サーチャ4S 201' においては、パス・タイミングP1、P2及びP3の 周辺についてのみ、高い検出分解能によるパス検出がな される。

【0123】今、第2ステージのサーチャ452川、が第 1ステージのサーチャ4SIUI'の4倍のオーパーサンプ リング・レートによるパス検出を行うものであったとす ると、サーチャ4SIUI'からのパス・タイミングの情報 を利用せずにサーチャ 4 S2U1' が入力受信信号をそのま まサンプリングする場合には、サーチャ45201′のサー チ窓が図8中のサーチ窓②のようになり、(図中の破線 窓で示すように) 4倍の処理を行わなければサーチ窓の と同じ区間に渡るパス検出ができない。これに対し、サ ーチャ 4 S1U1'からのパス・タイミングの情報をサーチ ャ4S2U1'が上述したように利用する場合には、図中の 一点鏡線で示すようにパス・タイミングP1、P2及びP 3の前後にサーチ窓のが設定される。これにより、図中 の二点鎖線で示すようにサーチ窓②に相当する分の窓を 分割し、各ピーク・タイミングの部分のみについて 4 倍 のオーパーサンプリング・レートによる精度の高い検出 20 をすることができる。

【0124】このようにしてサーチャ452U1′で検出さ れたレイク合成用パスの各パス・タイミングは、第3ス テージのサーチャ 4 S3U1' へ供給される。それらの各パ ス・タイミングを受けた第3ステージのサーチャ4S3U 1'は、受けた各パス・タイミングの前後の所定区間を サーチ窓として設定する。そして、それらのサーチ窓内 の区間に対応する入力受信信号が供給されたときに、 策 2ステージのサーチャ 4S2U1' でのオーパーサンプリン グ・レート以上のオーパーサンプリング・レートで入力 30 受信信号をサンプリングして遅延プロファイル演算等を 行う。これにより、サーチャ48301′では、第2ステー ジのサーチャ482U1′で検出された各パス・タイミング の前後についてのみ、第2ステージ以上の輸出分配能に よる遅延プロファイルが取得され、その遅延プロファイ ルに基づいて第1ステージや第2ステージでの精度以上 の精確なレイク合成用パスが検出される。

【0128】第102一ザに対応するサーチャ45UI/
・453UI でのバス検出は以このようにして行われ、それらのバス検出結果に基づいて同じく第102一ザに対対応する16U5III/~553UI等により干渉レブリカ座号の生成等が行われる。そして、この動作は、各ユーザに対応する構成要素において、各ユーザから到来する信号に応じてそれぞれ独自に実行される。サセカち、第2のユーザからの信号を信動作が開始されると、サーチャ45UI/~453U/)でのバス検出が(他のユーザに対応するサーチャとは別)上を開発の新作移動で行われ、それらのバス検出構果に基づいて第2のユーザに対応する1GU53UI/~853U/で第2、サーデルシリカ信号の生成等が行われる。同様に第3、第2、第2、4、第4のユーザか 50

あの届号機関制についても、それぞれ、サーティ 4SI Wi ~ 4 × 33U3'、サーチャ 4 SI Wi ~ 4 × 3U4'、・・・・ サーチャ 4 SI Wi ~ 2 × 3U5'、 で 4 × 3U5'、 で 4 × 4 SI Wi ~ 2 × 3U5'、 で 4 × 4 SI Wi ~ 2 ×

【0126】これにより、各ユーザからの信号を受信す る動作毎に、それぞれ、前段のステージでは低いオーバ ーサンプリング・レートによる広く知いサーチ窓が用い られ、後段のステージでは前段のステージからの情報に 基づいて高いオーバーサンプリング・レートによる細か いサーチ窓が適所に用いられることになる。すなわち、 SIRが低い初めの方のステージでは、低い分解能で広 範囲に渡っておおよそのパス・タイミングが検捉され、 SIRが高い後の方のステージでは、そのおおよぞのパ ス・タイミング付近において高い分解能でパス・タイミ ングが捕捉される。したがって、このサーチ窓を変更す る形態によれば、パス検出を行う実質的な区間を狭める ことなく、後段のステージでより精確にパス・タイミン グを検出することができ、マルチステージ干渉キャンセ ラにおける適切な干渉除去を実現することができる。 【0127】そして、後段のステージにおいては、前段 のステージで検出したパス・タイミング付近だけに範囲 を絞ってパス検出を行うので、サーチャでのオーバーサ ンプリング・レートを前段のステージより高くしつつ、 取り扱うデータの量や実行する漢算処理の量を一定量以 下に抑えることが可能である。したがって、一定の回路 規模によるサーチャを用い、かつ、サーチャでの処理時 間も一定とする場合であっても、後段のステージで高い 分解能による高籍度なパス検出を行うことができる。 【0128】なお、上配形態では、パス情報におけるレ イク合成用パスのパス・タイミングに基づいてサーチ窓 を変更することとしたが、他の情報(前のステージで得 られたマルチパスに関する他の情報)に基づいてサーチ 窓を適宜変更することとしてもよい。 【0129】<第2実施形態>

10 12 9] 《第2 吳龍形版》 A. 構成

40 次に、木発明の第2の実施形態について説明する。図9 は、木発明の第2の実施形態によるマルチステージ干渉 キャンセラを利用したマルテューザ受信機の構成例を示 した図である。木実施形態は、マルチステージ干渉キャンセラにおいて簡易な構成で有効かびス・サーテャの機 能を実現する形態であり、図9では、その形態を通り た構成の一例として、32 ステージのパラレル型干渉キャ

ンセラを利用する場合のマルチユーザ受信機の構成を示してある。 【0130】木マルチユーザ受信機も上記第1実施形態 同様CDMA方式によるセルラー無線通信システムの無

[0132] IGUSSIUI' ~ 583Ik' は、それぞれ平 カレブリカ信号を生成するIGU (干渉レブリカ生成ユ 30 ニット)であり、IGUSSIU' ~ 583Il'、「583Ik' がそ ホぞれサーデャ40I、402、…、40kからのバス情報を 用いるものとなっている。IGUSSIU' ~ 583Ik' がそ 大部分をからなっている。IGUSSIUI' ~ 583Ik' 自 体の構成としては、上配図4、図6又は四11等の構成 に応じたものを変度するようにする。例えば、サーチャ 4UI~ 4UIKC図2の構成を提用する場合では、IGUS SIUI' ~ 583Ik' に図6又は図11の構成を提用する場合 では、IGUSSIUI' ~ 583Ik' に図6又は図70構成を提用する場合 では、IGUSSIUI' ~ 583Ik' に図6又404の構成を提用する場合 では、IGUSSIUI' ~ 583Ik' に図4の模成を提用する場合

【0133】入力増集スイッテ8U、8U2、…、8Uk は、それぞれ、サーデャ4UV、4U2、…、4Ukへ供給す る入力変信信号を選択的に切り換える切換手段であり、 サーデャ4UL、4U2、…、4Ukの前放に設けられてい る。これらの入力増集スイッテ8Uh~8Ukに対しては、 無線信号処理部2からの受信信号と、それぞれの同じユーザに対抗する接便のステージ(第2スージ以降)は けおける「6Ukの入力受信等号とが供給されるようにな 50

っており、人力切換えイッテ8II~8II化は、それも受信 個号及び入力受信信号のうちのいずれかを選択してサー テャ4II~4 IIルへの入力受信信号として送出する。 図示 の構成的では、入力切換スイッチ8III~8IIIが無線信号 処理器をからの受信信号と第3ステージにおける I GU への入力受信信号のいずれかをサーテャ4III~4II収へ 入力受信信号のいずれかをサーティ4IIIへ 2II収へ 入力受信信号とでは、100円では、100円で 対り換スイッチ8III~8II収で向き選択を結ば、この入 力物換スイッチをIII~8II収で向き選択を結ば、また れの時点でマルチパスについてのパス検出をするのに適 した人力受信信号を選ぶるものとなっており、具体的には 次の動物投脚で達べる場づするな

【0134】 B. 動作

以上のような構成において、各ユーザの移動局から送信 された機能得分がアンテナ1で受信されると、その受信 信分が無能を予加であった1で受信されると、その受信 信分が無能を予加であるというでは、13でリング・25 IV、25 IV 25 IV、25 IV 25 I

【0135】入が開東イッテ8日1~81kからの人力受 信得多を受けたサーテャ 4日~41kでは、上記第「実施 参数で達べたサーチャ同様に逆拡散、速風プロファイル 演算、腐壊演算、ビーク判定等が行われ、そのサーチャ 務底に応じたな情報(レイクを展用のな大情報の双方) が取得される。サーテャ4日、4日と、小根下取得さ たたパス情報は、それぞれ同じニーザに対応する1.6日 551日「- 553日「、16日 551日」、一531日、・、、 16日 551日、・ 531日、・ 531日、・ 531日、・ 、 ・ 、 16日 551日、・ 531日、・ 531日、・

【0138】サーチャ4川~4版からのバス情報を受けた1GUSSIU1~5以に、そのバス情報と受け を見信集争らモラシレリカ信号が生成され、演算器6 SI及び加算器7S2U1~7S2Wに出力される。演算器6 では、それらの干渉レブリカ信号が元の受信信号から減 算され、減算後の残差信号が加算器7S2U1~7S2Wに出 力される。

【0137】就業都の51からの残差相考を受けた加算器
752世、752世、…、752世、…、752世、たの残差信号がそれ
それ1 GU 553世 "、551世 "、からの干
沙レブリカ信号に加算される。これにより、加東器 752世 ~ 7

れらの干渉レブリカ信号が元の受信信号から減算され、 減算後の残差信号が加算器7S3U1~7S3Ukに出力され る。

【O 1 3 8】減算器 6 S2からの残差信号を受けた加算器 7 S3U1、7 S3U2、…、7 S3Ukでは、その残差信号がそれ ぞれIGリ5S2UI′、5S2U2′、…、5S2Uk′からの干 渉レプリカ信号に加算される。これにより、加算器 7 S3 U1~7S3Ukからは、第2ステージで生成された他のユー ザの干渉レプリカ信号を除去した入力受信信号がIGU 5S3U1'~5S3Uk'に出力される。IGU5S3U1'~5 10 S3Uk'では、その入力受信信号を用い、サーチャ4UI~ 4Ukから供給されたパス情報に従って逆拡散プロセス、 レイク合成及び仮判定処理が行われ、判定結果が第1~ 第kのユーザからの受信情報データとして出力される。 【0139】以後同様に各ユーザ毎に同一のバス情報に 基づく干渉レブリカ信号生成等が各ステージで行われ、 マルチアクセス干渉を除去した受信信号からの受債情報 データ取得が繰り返される。そして、各ステージが定常 的に動作して第3ステージからの受信情報データが所定 の状態で得られる定常状態に達すると、入力切換スイッ 20 チ8U1~8Ukは、サーチャ4U1~4Ukへ送出する入力受 価信号を I G U 5 S3U1′~5 S3Uk′への入力受信信号の 方に切り換える。

【0140】ここで、定常状態に達したか否かは、例え ば、第3ステージから出力される受信情報データや I G U 5 S3U1′~ 5 S3Uk′へ入力される入力受信信号等の状 魃が予め定めた所望の状態となったか否かを監視するこ とによって判断する。受信情報データの状態を監視する 場合にあっては、例えば、第3ステージのIGU 5S3U 1'、5S3U2'、…、5S3Uk'から出力される各受信情 報データのBER (BitError Rate (ピット誤り率)) を測定する測定器を設け、それらの測定器によって各ユ 一ザ毎に受信情報データのBERを随時監視することに する。そして、各測定器は、予め定めた所望のBERが 測定結果として得られるようになったとき (安定状態に 達したとき) に、その旨を各入力切換スイッチ (入力切 換スイッチ8U1~8Ukのうち、各測定器がBERを監視 するユーザと同じユーザに対応する入力切換スイッチ) に通報することとし、その通報を受けた入力切換スイッ チがサーチャへ送出する入力受信信号を第3ステージか 40 らの入力受信信号に切り換えるようにする。

[0141] かかる入力切換スイッチ8II〜8IIボでの切換動作により、サーチャ4II〜4IIに対しては、第3スラージの1 (GU 5 SSII'〜6 SSII') SSII'〜6 SSII'〜6 SSII'〜6 SSII'〜6 SSII') SSII'〜6 SSII'〜6 SSII'〜6 SSII'〜6 SSII') SSII'〜6 SSII'〜6 SSII'〜6 SSII') SSII'

盤で(良好な信号状態で)マルチパスについてのパス検 出を行うことができ、正確なパス情報を取得することが できる。

【〇 1 4 2】その正確なバス情報は、サーテャ4 UI、4 US、…、4 UKから 1 CU STUI' ~ 5 SSUI'、1 CU STUI' ~ 5 SSUI'、1 CU STUI' ~ 5 SSUI'、 ~ 5 SSUI' ~ 5

る。
【〇143】このように、未実施形態によれば、初めは
受信時の受信信号からパス情報が取得されるが、その彼
マルチアクセス干事を除去した受信信号からパス情報が 取得される状態に移行し、より正確なパス情報による干 非除去がなされることになる。そして、サーチャについ
てはユーザ海に一つずつだけ設けることとし、かかるパ ス情報の取得をサーチャへ保持するスカ受信信号の切換 によって実現しているので、上記第1実施影響よりサー チャの敷が少なくて済む。したがって、上記第1実施影 別点なが構成で源切に一たがって、上記第1実施影 別点なが構成で源切に一手信号を除去することが き、容易にマルチューザ受信機の性能向上を図ることが できる。

【0144】C. 変形例

(1) 入力受債債号の選択

上記マルテューザ発信機では、定常状態に達したときに 第3ステージの1 G Uへの入力受信信号をサーチャへ供 結することとしたが、第2ステージの1 G Uへの入力受 信信号をサーチャへ供給することとしてもよい。また、 入力切除スイッテ8 U1〜8 Ikに受信債事とすべてのステージの1 G Uへの入力受信信号を映絵し、入力のスク イッテ8 III〜8 Ikが受信状態等に応じてサーチャ4 U1〜4 Ikへ送出する信号を連直変更することにしてもよい。 例えば、無線信号処理部とからの受信信号を送出している状態からまず第2ステージの1 G Uへの入力を信号を送出する状態に移行するなど、反 版的に後段のステージの1 G Uへの入力受信信号を送出する状態に移行するなど、反 版的に後段のステージの1 G Uへの入力受信信号を供給 するようにしてもよい。

【0145】(2)サーチャの構成形態

上述したように、 本実施影響では、 上空第 - 実施影響に おける国 2、図3 及び図5のいずれのサーデャを利用す ることもできるが、サーデャ401~41kにおいてをステ ージの1 GUへ供給するパス情機を別々に生成し、をス ージで買えるマルテパスのハイク合業やレブリカ生成 が行われるようにしてもよい。例えば、サーデャ401~ 41kとして図3 章人と図5の構成によるものを利用す 気場合たおいて、開催度等率4 を しくは4 1 2 及びピーク特定館 4 g 若 しくは4 g ' に相当する構成を各ステージ分散け、各ステージ物に異なるレイク用職権 Th RME及びレブリカ用職権 Th RME を持ったとし、それによって得られた各ステージ等の販補パス情報及びレブリカーパス情報を各ステージの1 G Uへと供給するようにしてもよい。これにより、本業施ト節においてもレイク合成用マルチパス選択とレブリカ生成用パス設定の独立した選応制御を各ステージで行うことができる。

【0146】(3) IGUの構成形態

本実施が趣において1GU5SIUI ~5S3Uk に図6の 構成によるものを利用した場合には、レブリカ界パス制 物窓51の機能によって各ステージ毎にレブリカ生成用 パスがそれぞれ張張される。したがって、サーチャ4UI ~4Ukからのパス情報即和に持わらず (サーチャの構成 に持わらず)、レイノク合成とは独立してレブリカ生成に ついての制勢がなされることになる。

[0147] 《素斯等の例》上記第1及び第2実施影響 については多理多様な変形が可能であり、上述した構成 ない、動作等の整理と例に過ぎず、様々な影響による 応用や利用も可能である。受度対象のユーザ数やマルチ ステージ干渉キャンセラのステージ数が任意であること は言うまでもないが、他の変形や応用等としては例えば 以下のようなものが勢げられる。 [0148] サーチャの事物ない」の用

上配実施形態では、サーチャでのバス検出における受信 レベル・ピークの判定関値をSIRに該づいて定めるこ ととしたが、他の規準によってバス検出をすることとし てもよい。例えば、ピーク・レベルが大きい頃にいくつ

でもよい。例えば、ピーク・レベルが大きい類にいくつ かの拡散符号タイミングを選択することにより、堡礁強 30 度が上位のバスをいくつかレイク合成用バスないしレブ リカ生成用バスとして用いることとしてもよい。

【0149】また、サーチャは、一定機構等の所定のタ イミングでパス検出を繰り返すのが通保であるが、 検出 されたマルチパスの安定度等に応じて適宜パス検出の周 期を制御したり、ハンドオーバー時等に適宜サーチ窓の 設定位置等を変更したりするものであってもよい。さら に、受信信号を遅延させて判定後の受信情報データの信 号をパイロット信号同様に利用するようなものであって もよいが、各ステージにサーチャを有する上記第1実施 40 形態の場合では、前のステージで得られた判定結果を後 のステージのサーチャへ供給することにより、後のステ ジで受信情報データの信号をパイロット信号同様に利 用するようにしてもよい。なお、伝送レートが高い高速 チャネルか伝送レートが低い低速チャネルかでレイク検 波フィンガの数を変えるようにパス情報を供給するもの でもよいが、その場合には、レイク検波フィンガの数だ けでなくレブリカ生成フィンガの数も高速チャネルか低 速チャネルかに応じて適宜変更してもよい。

【0150】・通信システムへの利用

上記実施影響によるマルテステーツデ書キャンセラない レマルチューザ受情機は、上途したように正確な干渉験 去を行うことができるので、通信システムの容量増大に 資するものである。そして、特定標準の通信システムに おける構成を前提としていないので、CDM 方式によ 金通信システム全般に利用することができる。したがっ て、W-CDM 4や c dm 2 2 0 0 0による通信方式だけでなく、その他の方式を使用した CDM A通信システムにおいても利用することができる。

【0151】以上の実施影能による干渉キャンセラによれば、上述したように精液な干渉レブリカ極界を生成して満切な干渉とを行うことができ、より安定した効果的な干渉キャンセラ更信穫(海地局等における受債を置)を実践することができる。これにより、システム容量やセルカバレッジの増大を図ることができ、移動局の透信能力を促滅することも可能になる。

[0152]

(無明の効果) 以上限明したように未売明によれば、各 ステージでは、検出を行うことしたので、発電の表 教意で検出された正確でないマルチパスの情報が後限の ステージで取り最多であることはなく、SIR等のキステー シア取り最大優のの故態に応じて適切に干渉・カンプカ 信号を生成することができ、より正確にマルチアクセス 干渉を担端することができ、より正確にマルチアクセス 干渉を担端することができる。

[0153]また。偶号レブリカを生成するバスをレイ 今合成用のバスとは独立して設定することにしたので、 名ステージにおいて事実上整督となるような偏号レブリ かが生成されることが防止され、前のステージから独核 の処理に及ぶ悪影響を払抗して遊りな処理によるマルテ アクセス干渉の除去を実現することができる。

【関面の簡単な幾明】

【図1】 本発明の第1の実施形態によるマルチステー ジ干渉キャンセラを利用したマルチユーザ受信機の基本 構成例を示した図である。

【図2】 在来のサーチャ・アルゴリズムを実行するサーチャの構成例を示した図である。

【図3】 図1の基本構成例において採用可能な第1構成形態に係るサーチャの構成を示した図である。 【図4】 図3のサーチャの構成に対応して採用可能な

I G Uの構成を示した図である。 【図5】 図1の基本構成例において採用可能な第2構

成形態に係るサーチャの構成を示した図である。 【図6】 図1の基本構成例において採用可能な第3構

成形態に係る I G Uの構成を示した図である。 【図7】 図1の基本構成例においてサーチ窓を変更す る形態に係るマルチューザ受信機の構成例を示した図で ある。

【図8】 図7のマルチユーザ受信機におけるサーチ窓 変更の例を示した図である。

50 【図9】 本条明の第2の事施形態によるマルチステー

ジ干渉キャンセラを利用したマルチユーザ**受信機の構成** 例を示した図である。

【図10】 従来における一般的なマルチステージ干渉 キャンセラを利用したマルチユーザ受信機の構成例を示 した図である。

【図11】 従来におけるIGUの基本的な構成の例を 示した図である。 【符号の説明】

451U1~453Uk, 451U1'~453Uk', 4U1~4Uk +

4 o 関値演算部

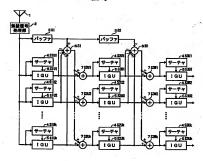
4 f 、4 f ' ピーク判定部 4 g 、4 g ' ピーク判定部

5 S1U1~5 S3Uk、5 S1U1′~5 S3Uk′ 5 FD1~5 FDn レイク検波フィンガ 5 FG1~5 FGn レブリカ生成フィンガ

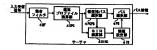
5 i レブリカ用パス制御部 6S1、6S2 滅算器 7S2U1~7S3Uk 加算器

. 78201-780kk 加昇型 10 8U1~8Uk 入力切換スイッチ

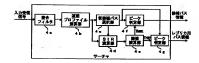
【図1】

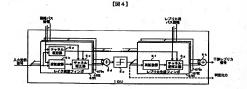


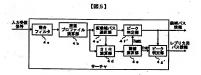
【図2】

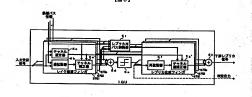


【図3】









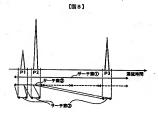
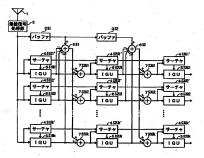
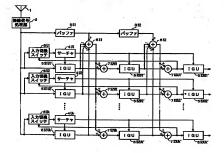


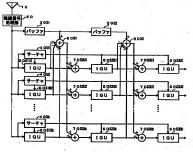
图71



(同o T



【図10】



[図11]

